

ビデオ用IC

AN6353

AN6353

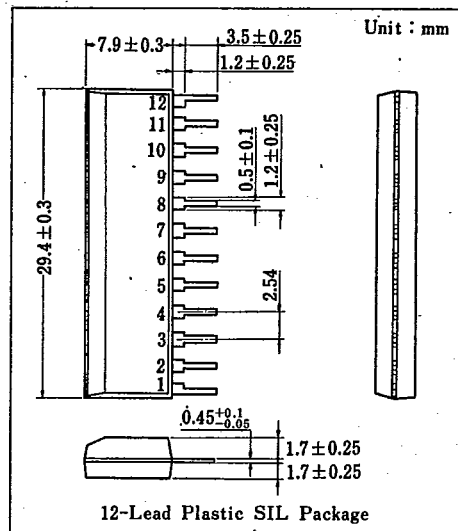
T-77-07-11

VTR 基準分周回路/VTR Reference Frequency Divider**■ 概要**

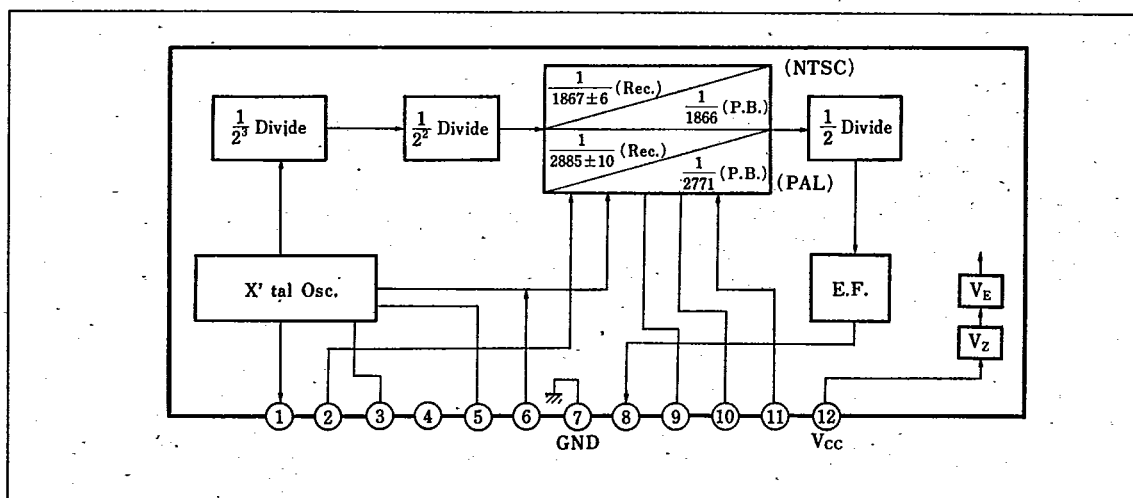
AN6353 は、VTR 基準分周半導体集積回路で、ピッチコントロールおよびリセットが可能です。

■ 特徴

- AN6353 は、次の機能を有している
 - 3.58 MHz, 4.43 MHz 水晶発振回路
 - 周波数分周回路
 - ピッチコントロール分周回路
 - リセット回路
- NTSC, PAL 方式用に分周切換え可能
- 分周出力周波数
 - NTSC 方式 59.4 Hz (3.58 MHz)
 - PAL 方式 50.0 Hz (4.43 MHz)
- 電源電圧 9 V および 12 V の使用可能

**■ Features**

- The functions consist of :
 - 3.58 MHz, 4.43 MHz crystal oscillation
 - Frequency divider
 - Pitch control divider circuit
 - Reset circuit
- Divider ratio switchable to NTSC or PAL system
- Divider output frequency
 - NTSC system 59.4 Hz (3.58 MHz)
 - PAL system 50.0 Hz (4.43 MHz)
- Supply voltage either 9 V or 12 V

■ ブロック図/Block Diagram

ビデオ用IC

AN6353

T-77-07-11

■ 端子名/Pin

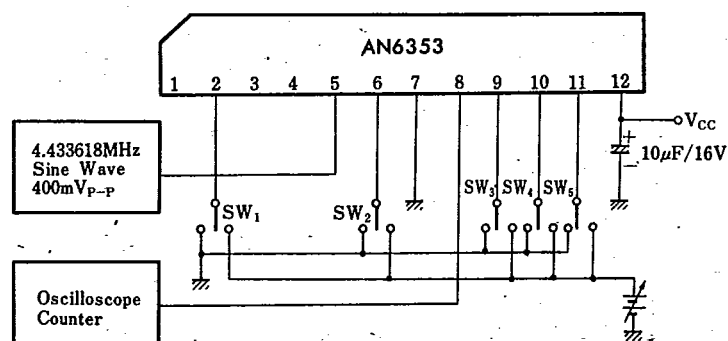
Pin No.	端子名	Pin Name	Pin No.	端子名	Pin Name
1	発振出力	Osc. Output	7	アース	GND
2	リセット	Reset	8	分周出力	Freq. Divide Output
3	X'tal 発振器	X'tal Osc.	9	ピッチコントロール A	Pitch Control A
4	NC	NC	10	ピッチコントロール B	Pitch Control B
5	X'tal 発振器	X'tal Osc.	11	NTSC/PAL 切換え	NTSC/PAL Select
6	Rec./P. B. 切換え	Rec./P. B. Select	12	電源電圧	Vcc

■ 絶対最大定格/Absolute Maximum Ratings ($T_a = 25^\circ\text{C}$)

Item	Symbol	Rating	Unit
電源電圧	V _{CC}	13	V
許容損失 ($T_a = 70^\circ\text{C}$)	P _D	400	mW
動作周囲温度	T _{opr}	-20 ~ +70	°C
保存温度	T _{stg}	-40 ~ +150	°C

■ 電気的特性/Electrical Characteristics ($T_a = 25^\circ\text{C} \pm 2^\circ\text{C}$)

Item	Symbol	Test Circuit	Condition	min.	typ.	max.	Unit
回路電流	I ₁₂		V ₁₂₋₇ = 12V	17		32	mA
FF-Reset 入力感度	S ₂	1	V _{CC} = 12V	3			V
分周回路出力感度	S ₅	1	V _{CC} = 12V	400			mV _{P-P}
Select. A 切換え入力感度	S ₁₀	1	V _{CC} = 12V			0.3	V
Select. B 切換え入力感度	S ₉	1	V _{CC} = 12V			0.3	V
N/P 切換え入力感度	S ₁₁	1	V _{CC} = 12V	3			V
Rec./P. B. 切換え入力感度	S ₆	1	V _{CC} = 12V	3			V
分周回路出力レベル (H)	v _{O8-H}	1	V _{CC} = 12V	4.4			V
分周回路出力レベル (L)	v _{O8-L}	1	V _{CC} = 12V			0.5	V
X'tal 発振回路出力	v _{O1}	2	V _{CC} = 12V (3.58MHz)	1.0		1.4	V _{P-P}
発振出力二次歪	D _{2f}	2	V _{CC} = 12V (3.58MHz)			-30	dB

注) 動作電源電圧範囲 V_{CC(oper)} = 8.5 ~ 12.5VTest Circuit 1 (S₂, S₅, S₁₀, S₉, S₁₁, S₆, v_{O8-H}, v_{O8-L})

- ・ S₂ : Pin ② 入力を 0V から増加させ、Pin ⑧ 出力が消えるときの Pin ② 入力電圧
- ・ S₅ : Pin ⑤ 入力を 0V_{P-P} から増加させ、Pin ⑧ 出力が正常に出るときの Pin ⑤ 入力振幅
- ・ S₁₀, S₉ : Pin ⑩ H, Pin ⑨ or ⑪ 電圧を 5V から下げていき、Pin ⑧ 出力の分周比が変化するときの電圧
- ・ S₁₁ : Pin ⑪ 電圧を 0V から上げていき、Pin ⑧ 出力の分周比が変化するときの電圧
- ・ S₆ : Pin ⑥ 電圧を 0V から上げていき Pin ⑧ 出力の分周比が変化するときの電圧
- ・ v_{O8-H}, v_{O8-L} : Pin ⑧ 出力の H レベル, L レベル

