

BA862 ファインスロー Fine Slow

BA862は、VTRの特殊再生用として開発されたICで2ヘッドVTRに最適です。ヘッドSW信号、フレームアドバンス信号及びCTL信号の入力に応じファインスロー、スチルに必要なモータ回転方向信号、フルトルク信号、電流制御信号を出力します。

The BA862 is a IC developed for fine slow of VTR and most suitable for 2 head VTR.

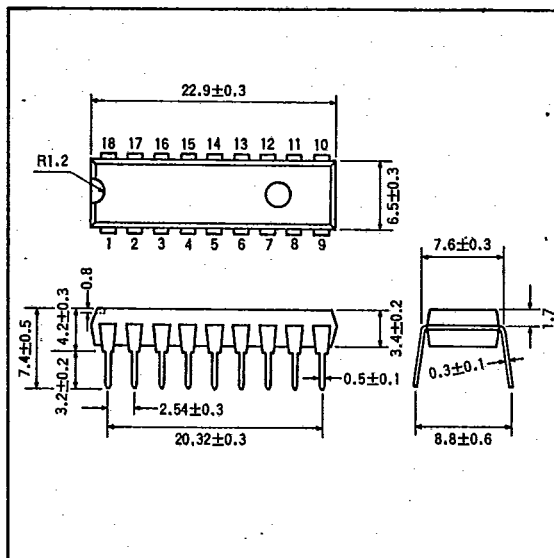
● 特長

- 1) 両エッジトリガモノマルチにより簡易擬似V信号を出力。
- 2) バックアップ内蔵
- 3) 3つの入力端子により、FWD、REV、STOP、SLOW又はSTILLの状態を選択できる。

● Features

- 1) Simple psuedo V signal output is generated by means of a dual-edge trigger monostable multivibrator.
- 2) Built-in buffer amplifier
- 3) 3 input pins allows to select either FWD, REV, STOP, SLOW or STILL.

● 外形寸法図/Dimensions (Unit: mm)



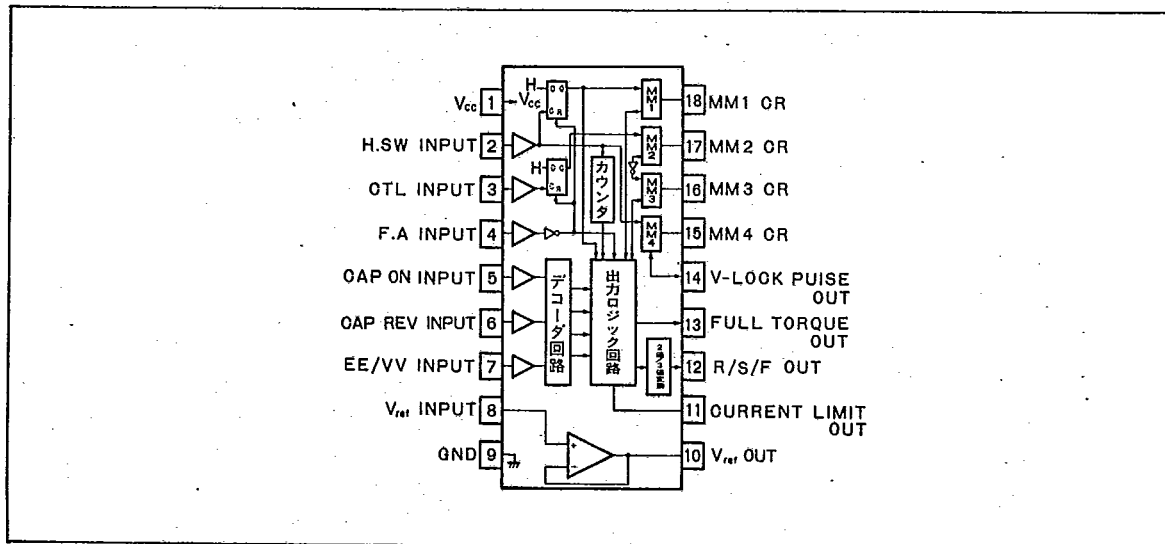
● 用途

VTR

● Applications

VTRs

● ブロックダイアグラム/Block Diagram



● 絶対最大定格/Absolute Maximum Ratings ($T_a=25^\circ\text{C}$)

Parameter	Symbol	Limits	Unit
電源電圧	V_{CC}	7.0	V
許容損失	P_d	600 *	mW
動作温度範囲	T_{opr}	$-20\sim 70$	$^\circ\text{C}$
保存温度範囲	T_{stg}	$-55\sim 125$	$^\circ\text{C}$

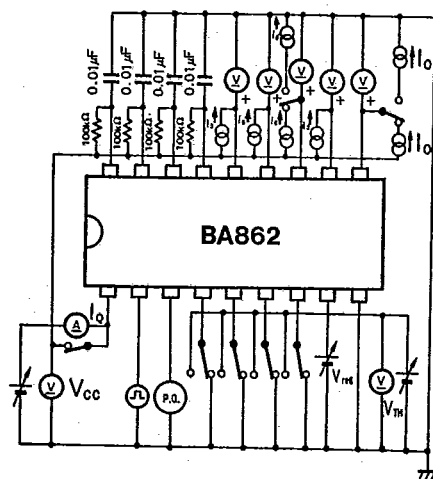
* $T_a = 25^\circ\text{C}$ 以上で使用する場合は、 1°C につき 6mW を減じる

T-77-21

● 電気的特性/Electrical Characteristics (Unless otherwise noted, $T_a=25^\circ\text{C}$, $V_{CC}=5.0\text{V}$)

Parameter	Symbol	Min.	Typ.	Max.	Unit	Conditions	Test Circuit
動作電源電圧範囲	V_{CC}	4.5	5.0	6.5	V	—	Fig.1
無信号時電流	I_Q	—	7	12	mA	$V_{CC}=50\text{V}$, 無入力時	Fig.1
入力スレッシュホールド電圧 1	$V_{TH(H)}$	1.4	1.8	2.2	V	2, 3pin	Fig.1
入力ヒステリシス電圧	$V_{IN(hys)}$	100	200	300	mV	2, 3pin	Fig.1
入力スレッシュホールド電圧 2	V_{TH}	1.0	1.3	1.6	V	4, 5, 6, 7pin	Fig.1
MMスレッシュホールド電圧 1	$V_{TH(MM)}$	0.45	0.5	0.55	$\times V_{CC}$	MM1, 2, 3	Fig.1
MMスレッシュホールド電圧 2	$V_{TH(MM)}$	0.243	0.27	0.297	$\times V_{CC}$	MM4 V_{TH} Low	Fig.1
MMスレッシュホールド電圧 3	$V_{TH(MM)}$	0.576	0.64	0.704	$\times V_{CC}$	MM4 V_{TH} High	Fig.1
MM ロールレベル電圧	$V_L(MM)$	—	100	200	mV	MM1~4, $R=100\text{k}\Omega$ 時	Fig.1
11pin ロールレベル出力電圧	V_{OL}	—	0.1	0.3	V	Current Limit 出力。 $I_O=2\text{mA}$	Fig.1
11pin 出力リーク電流	I_{OL}	—	0	1.0	μA	Current Limit 出力。	Fig.1
12pin ロールレベル出力電圧	V_{OL}	—	0.3	0.7	V	R/S/F 出力。 $I_O=1\text{mA}$	Fig.1
12pin ミドルレベル出力電圧	V_{OM}	1.3	2.2	3.0	V	R/S/F 出力。 $I_O=-1\text{mA}$	Fig.1
12pin ハイレベル出力電圧	V_{OH}	3.5	4.0	—	V	R/S/F 出力。 $I_O=-1\text{mA}$	Fig.1
13,14pin ロールレベル出力電圧	V_{OL}	—	0.3	0.5	V	Full Torque, V-Lock Pulse 出力 $I_O=10\text{mA}$	Fig.1
13, 14pin 出力リーク電流	I_{OL}	—	0	1.0	μA	Full Torque, V-Lock Pulse 出力	Fig.1
10pin 出力電圧 1	V_O	0.9	1.0	1.1	V	$V_{IN}=1.0\text{V}$, $I_O=1\text{mA}$	Fig.1
10pin 出力電圧 2	V_O	3.9	4.0	4.1	V	$V_{IN}=4.0\text{V}$, $I_O=1\text{mA}$	Fig.1
10pin 出力電流 1	I_O	1	—	—	mA	$V_{IN}=1.0\sim 1.5\text{V}$, $3.5\sim 4.0\text{V}$ 時	Fig.1
10pin 出力電流 2	I_O	5	—	—	mA	$V_{IN}=1.5\sim 3.5\text{V}$ 時	Fig.1

● 測定回路図/Test Circuit

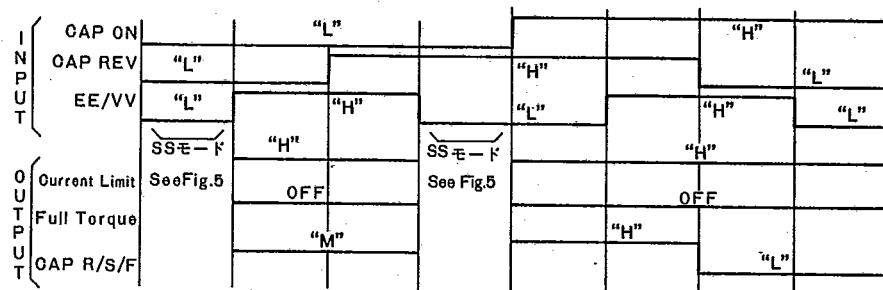


VTR 用

特殊再生

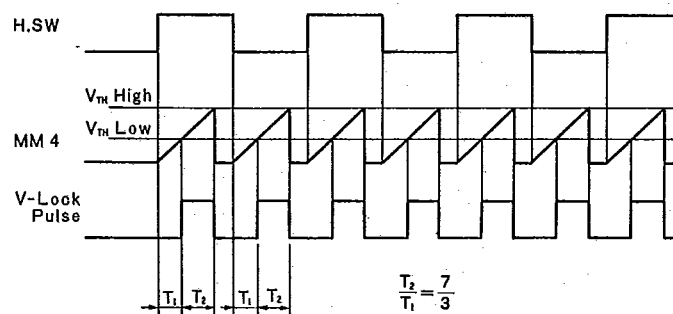
● タイミングチャート

T-77-21



入力モード	入力状態			出力状態		
	GAP ON	GAP REV	EE/VV	Current Limit	Full Torque	R/S/F
STOP	L	H L	H	OFF	OFF	M
正	H	L	H L	オープンコレクタ出力	オープンコレクタ出力	L
逆	H	H	H L			H
SS	L	H L	L	See Fig.5		

● 擬似Vブロックタイミングチャート



● SSモードタイミングチャート

