

TT 250 N, TD 250 N, DT 250 N

Elektrische Eigenschaften **Electrical properties****Höchstzulässige Werte** **Maximum rated values**

Periodische Vorwärts- und Rückwärts-Spitzenperrspannung	repetitive peak forward off-state and reverse voltages	$t_{vj} = -40^\circ\text{C} \dots t_{vj\ max}$	V_{DRM}, V_{RRM}	600, 800 1000, 1200 1400, 1600 1800	V V V V
Vorwärts-Stoßspitzenspannung	non repetitive peak forward off-state voltage	$t_{vj} = -40^\circ\text{C} \dots t_{vj\ max}$	$V_{DSM} = V_{DRM}$		
Rückwärts-Stoßspitzenspannung	non repetitive peak reverse voltage	$t_{vj} = +25^\circ\text{C} \dots t_{vj\ max}$	$V_{RSM} = V_{RRM}$	+ 100	V
Durchlaßstrom-Grenzeffektivwert Dauergrenzstrom	RMS on-state current average on-state current	$t_C = 85^\circ\text{C}$ $t_C = 82^\circ\text{C}$	I_{TRMSM} I_{TAVM}	410 250 261	A A A
Stoßstrom-Grenzwert	surge current	$t_{vj} = 25^\circ\text{C}, t_p = 10\ \mu\text{s}$ $t_{vj} = t_{vj\ max}, t_p = 10\ \mu\text{s}$	I_{TSM}	8000 7000	A A
Grenzlastintegral	/i ² dt-value	$t_{vj} = 25^\circ\text{C}, t_p = 10\ \mu\text{s}$ $t_{vj} = t_{vj\ max}, t_p = 10\ \mu\text{s}$	$\int i^2 dt$	320000 245000	A ² s A ² s
Kritische Stromsteilheit	critical rate of rise of on-state current	$v_D \leq 67\% V_{DRM}, f_0 = 50\ \text{Hz}$	$(di/dt)_{cr}$	150	A/ μs
Kritische Spannungssteilheit	critical rate of rise of off-state voltage	$v_L = 10\ \text{V}, i_{GM} = 1\ \text{A}, di_G/dt = 1\ \text{A}/\mu\text{s}$ $t_{vj} = t_{vj\ max}, v_D = 67\% V_{DRM}$	$(dv/dt)_{cr}$	1000	V/ μs

Charakteristische Werte **Characteristic values**

Durchlaßspannung	on-state voltage	$t_{vj} = t_{vj\ max}, I_T = 800\ \text{A}$	V_T	max.	1,5	V
Schleusenspannung	threshold voltage	$t_{vj} = t_{vj\ max}$	$V_{TT(TO)}$		0,8	V
Ersatzwiderstand	slope resistance	$t_{vj} = t_{vj\ max}$	r_T		0,7	m Ω
Zündstrom	gate trigger current	$t_{vj} = 25^\circ\text{C}, v_D = 6\ \text{V}$	I_{GT}	max.	200	mA
Zündspannung	gate trigger voltage	$t_{vj} = 25^\circ\text{C}, v_D = 6\ \text{V}$	V_{GT}	max.	2	V
Nicht zündender Steuerstrom	gate non trigger current	$t_{vj} = t_{vj\ max}, v_D = 6\ \text{V}$	I_{GD}	max.	10	mA
Nicht zündende Steuerspannung	gate non trigger voltage	$t_{vj} = t_{vj\ max}, v_D = 0,5\ V_{DRM}$	V_{GD}	max.	0,2	V
Haltestrom	holding current	$t_{vj} = 25^\circ\text{C}, v_D = 6\ \text{V}, R_A = 5\ \Omega$	I_H	max.	300	mA
Einraststrom	latching current	$t_{vj} = 25^\circ\text{C}, v_D = 6\ \text{V}, R_{GK} \geq 10\ \Omega$	I_L	max.	1,2	A
Vorwärts- und Rückwärts-Sperrstrom	forward off-state and reverse currents	$i_{GM} = 1\ \text{A}, di_G/dt = 1\ \text{A}/\mu\text{s}, t_g = 20\ \mu\text{s}$ $t_{vj} = t_{vj\ max}, v_D = V_{DRM}, V_R = V_{RRM}$	i_D, i_R	max.	50	mA
Zündverzug	gate controlled delay time	$t_{vj} = 25^\circ\text{C}, i_{GM} = 1\ \text{A}, di_G/dt = 1\ \text{A}/\mu\text{s}$	t_{gd}	max.	3	μs
Freiwerdezeit	circuit commutated turn-off time	siehe Techn. Erl./see Techn. Inf.	t_q	typ.	250	μs
Isolations-Prüfspannung	insulation test voltage	RMS, f = 50 Hz, t = 1 min	V_{ISOL}		3	kV

Thermische Eigenschaften **Thermal properties**

Innerer Wärmewiderstand	thermal resistance, junction to case	$\Theta = 180^\circ\text{el}$, sinus: pro Modul/per module DC: pro Zweig/per arm	R_{thJC}	max.	0,065°C/W 0,13 °C/W 0,062°C/W 0,124°C/W
Übergangs-Wärmewiderstand	thermal resistance, case to heatsink	pro Modul/per module pro Zweig/per arm	R_{thCK}	max.	0,02 °C/W 0,04 °C/W
Höchstzul. Sperrsichttemperatur Betriebstemperatur Lagertemperatur	max. junction temperature operating temperature storage temperature			$t_{vj\ max}$ $t_{C\ op}$ t_{stg}	125°C - 40°C ... +125°C - 40°C ... +130°C

Mechanische Eigenschaften **Mechanical properties**

Si-Elemente mit Druckkontakt Innere Isolation Anzugsdrehmomente mechanische Befestigung elektrische Anschlüsse Gewicht Kriechstrecke Schwingfestigkeit Maßbild	Si-pellets with pressure contact internal insulation tightening torques mounting torque terminal connection torque weight creepage distance vibration resistance outline	Toleranz/tolerance $\pm 15\%$ Toleranz/tolerance + 5%/-10% $f = 50\ \text{Hz}$	M1 M2 G	AIN 6 Nm 12 Nm typ. 800 g 17 mm 5 · 9,81 m/s ² 8
--	--	--	---------------	---

Diese Module können auch mit gemeinsamer Anode oder gemeinsamer Kathode geliefert werden.

These modules can also be supplied with common anode or common cathode.

Recognized by UNDERWRITERS LABORATORIES INC.

TT 251 N, TD 251 N, DT 251 N

Elektrische Eigenschaften**Electrical properties****Höchstzulässige Werte****Maximum rated values**

Periodische Vorwärts- und Rückwärts-Spitzensperrspannung	repetitive peak forward off-state and reverse voltages	$t_{vj} = -40^\circ\text{C} \dots t_{vj \max}$	V_{DRM}, V_{RRM}	600, 800 1000, 1200 1400, 1600 1800	V V V V
Vorwärts-Stoßspitzenspannung	non repetitive peak forward off-state voltage	$t_{vj} = -40^\circ\text{C} \dots t_{vj \max}$	$V_{DSM} = V_{DRM}$		
Rückwärts-Stoßspitzenspannung	non repetitive peak reverse voltage	$t_{vj} = +25^\circ\text{C} \dots t_{vj \max}$	$V_{RSM} = V_{RRM}$	+ 100	V
Durchlaßstrom-Grenzeffektivwert Dauergrenzstrom	RMS on-state current average on-state current	$t_C = 85^\circ\text{C}$ $t_C = 82^\circ\text{C}$	I_{TRMSM} I_{TAVM}	410 250 261	A A A
Stoßstrom-Grenzwert	surge current	$t_{vj} = 25^\circ\text{C}, t_p = 10 \text{ ms}$ $t_{vj} = t_{vj \max}, t_p = 10 \text{ ms}$	I_{TSM}	9100 8000	A A
Grenzlastintegral	/i ² dt-value	$t_{vj} = 25^\circ\text{C}, t_p = 10 \text{ ms}$ $t_{vj} = t_{vj \max}, t_p = 10 \text{ ms}$	/i ² dt	414000 320000	A ² s A ² s
Kritische Stromsteilheit	critical rate of rise of on-state current	$v_D \leq 67\% V_{DRM}, f_0 = 50 \text{ Hz}$ $v_L = 10 \text{ V}, i_{GM} = 1 \text{ A}, di_G/dt = 1 \text{ A}/\mu\text{s}$	(di/dt) _{cr}	250	A/ μs
Kritische Spannungssteilheit	critical rate of rise of off-state voltage	$t_{vj} = t_{vj \max}, v_D = 67\% V_{DRM}$	(dv/dt) _{cr}	1000	V/ μs

Charakteristische Werte**Characteristic values**

Durchlaßspannung	on-state voltage	$t_{vj} = t_{vj \max}, i_T = 800 \text{ A}$	V_T	max.	1,4	V
Schleusenspannung	threshold voltage	$t_{vj} = t_{vj \max}$	$V_{T(TO)}$		0,8	V
Ersatzwiderstand	slope resistance	$t_{vj} = t_{vj \max}$	r_T		0,7	$\text{m}\Omega$
Zündstrom	gate trigger current	$t_{vj} = 25^\circ\text{C}, v_D = 6 \text{ V}$	I_{GT}	max.	200	mA
Zündspannung	gate trigger voltage	$t_{vj} = 25^\circ\text{C}, v_D = 6 \text{ V}$	V_{GT}	max.	2	V
Nicht zündender Steuerstrom	gate non trigger current	$t_{vj} = t_{vj \max}, v_D = 6 \text{ V}$	I_{GD}	max.	10	mA
Nicht zündende Steuerspannung	gate non trigger voltage	$t_{vj} = t_{vj \max}, v_D = 0,5 V_{DRM}$	V_{GD}	max.	0,2	V
Haltestrom	holding current	$t_{vj} = 25^\circ\text{C}, v_D = 6 \text{ V}, R_A = 5 \Omega$	I_H	max.	300	mA
Einraststrom	latching current	$t_{vj} = 25^\circ\text{C}, v_D = 6 \text{ V}, R_{EK} \geq 10 \Omega$	I_L	max.	1,2	A
Vorwärts- und Rückwärts-Sperrstrom	forward off-state and reverse currents	$i_{GM} = 1 \text{ A}, di_G/dt = 1 \text{ A}/\mu\text{s}, t_g = 20 \mu\text{s}$ $t_{vj} = t_{vj \max}, v_D = V_{DRM}, V_R = V_{RRM}$	i_D, i_R	max.	50	mA
Zündverzug	gate controlled delay time	$t_{vj} = 25^\circ\text{C}, i_{GM} = 1 \text{ A}, di_G/dt = 1 \text{ A}/\mu\text{s}$ siehe Techn. Erl./see Techn. Inf.	t_{gd}	max.	3	μs
Freiwerdezeit	circuit commutated turn-off time	$t_{vj} = 25^\circ\text{C}, i_{GM} = 1 \text{ A}, di_G/dt = 1 \text{ A}/\mu\text{s}$ siehe Techn. Erl./see Techn. Inf.	t_q	typ.	250	μs
Isolations-Prüfspannung	insulation test voltage	RMS, f = 50 Hz, t = 1 min	V_{ISOL}		3	kV

Thermische Eigenschaften**Thermal properties**

Innerer Wärmewiderstand	thermal resistance, junction to case	$\Theta = 180^\circ\text{el}$, sinus: pro Modul/per module DC: pro Zweig/per arm pro Modul/per module pro Zweig/per arm	R_{thJC}	max.	0,065°C/W 0,13 °C/W 0,062°C/W 0,124°C/W
Übergangs-Wärmewiderstand	thermal resistance, case to heatsink	pro Modul/per module pro Zweig/per arm	R_{thCK}	max.	0,02 °C/W 0,04 °C/W
Höchstzul. Sperrschiichttemperatur Betriebstemperatur Lagertemperatur	max. junction temperature operating temperature storage temperature			$t_{vj \max}$ t_{cop} t_{stg}	125°C - 40°C ... +125°C - 40°C ... +130°C

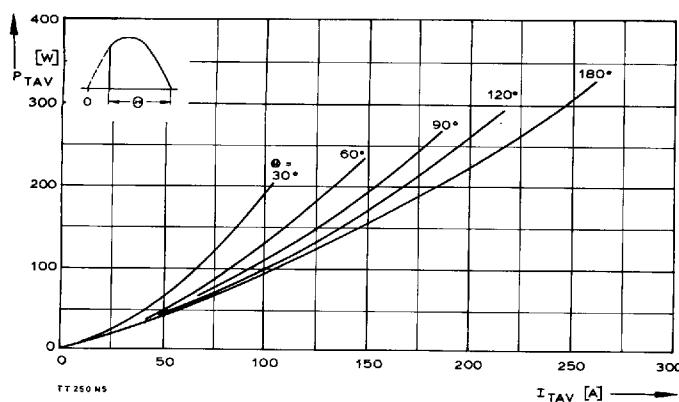
Mechanische Eigenschaften**Mechanical properties**

Si-Elemente mit Druckkontakt Innere Isolation Anzugsdrehmomente mechanische Befestigung elektrische Anschlüsse Gewicht Kriechstrecke Schwingfestigkeit Maßbild	Si-pellets with pressure contact internal insulation tightening torques mounting torque terminal connection torque weight creepage distance vibration resistance outline	Toleranz/tolerance $\pm 15\%$ Toleranz/tolerance + 5%/- 10% $f = 50 \text{ Hz}$	M1 M2 G	AIN 6 Nm 12 Nm typ. 800 g 17 mm 5 · 9,81 m/s ² 8
--	--	---	---------------	---

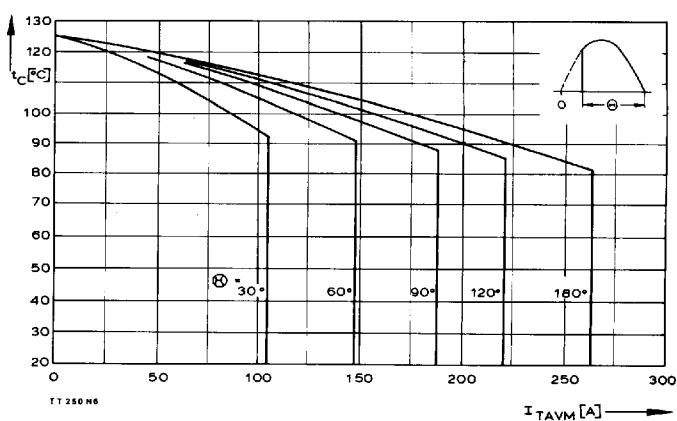
Diese Module können auch mit gemeinsamer Anode oder gemeinsamer Kathode geliefert werden.

These modules can also be supplied with common anode or common cathode.

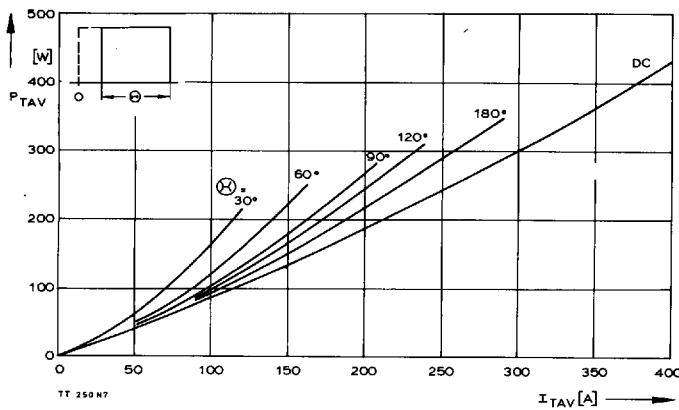
Recognized by UNDERWRITERS LABORATORIES INC.

**TT 250 N, TD 250 N, DT 250 N
TT 251 N, TD 251 N, DT 251 N**


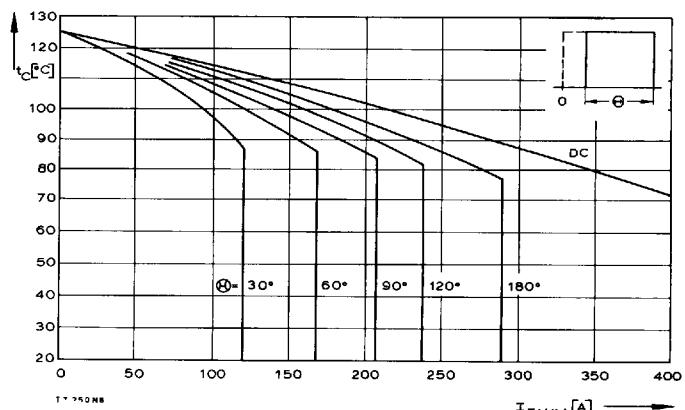
Bild/Fig. 1
Durchlaßverlustleistung eines Zweiges/On-state power loss per arm P_{TAV}
Parameter: Stromflußwinkel/current conduction angle θ



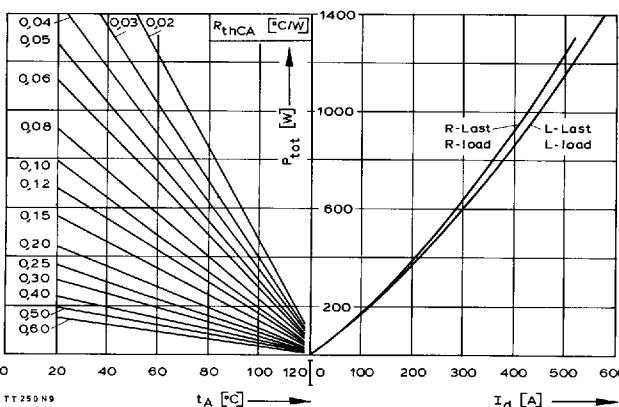
Bild/Fig. 2
Höchstzulässige Gehäusetemperatur t_C in Abhängigkeit vom Zweigestrom
Maximum allowable case temperature t_C versus current per arm



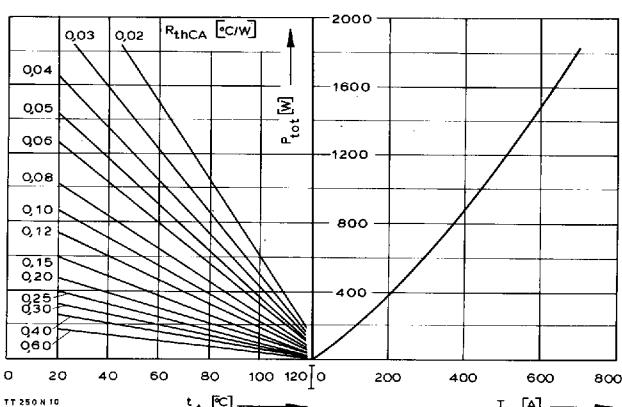
Bild/Fig. 3
Durchlaßverlustleistung eines Zweiges/On-state power loss per arm P_{TAV}
Parameter: Stromflußwinkel/current conduction angle θ



Bild/Fig. 4
Höchstzulässige Gehäusetemperatur t_C in Abhängigkeit vom Zweigestrom
Maximum allowable case temperature t_C versus current per arm

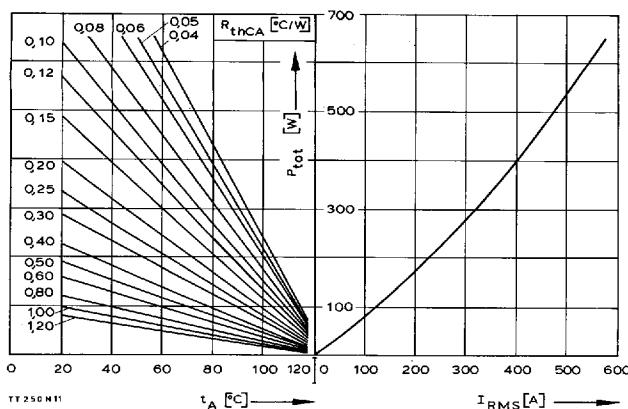


Bild/Fig. 5
B2 – Zweipuls-Brückenschaltung/Two-pulse bridge circuit
Höchstzulässiger Ausgangsstrom I_d in Abhängigkeit von der Umgebungs-temperatur t_A .
Maximum allowable output current I_d versus ambient temperature t_A .
Parameter: Wärmewiderstand zwischen Powerblock und Umgebung/thermal resistance case to ambient R_{thCA}



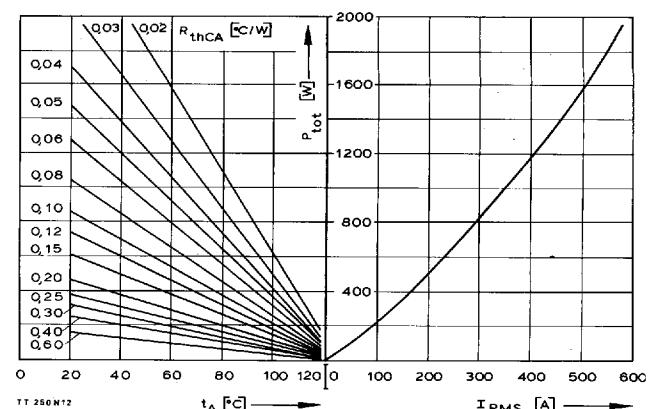
Bild/Fig. 6
B6 – Sechspuls-Brückenschaltung/Six-pulse bridge circuit
Höchstzulässiger Ausgangsstrom I_d in Abhängigkeit von der Umgebungs-temperatur t_A .
Maximum allowable output current I_d versus ambient temperature t_A .
Parameter: Wärmewiderstand zwischen Powerblock und Umgebung/thermal resistance case to ambient R_{thCA}

**TT 250 N, TD 250 N, DT 250 N
TT 251 N, TD 251 N, DT 251 N**



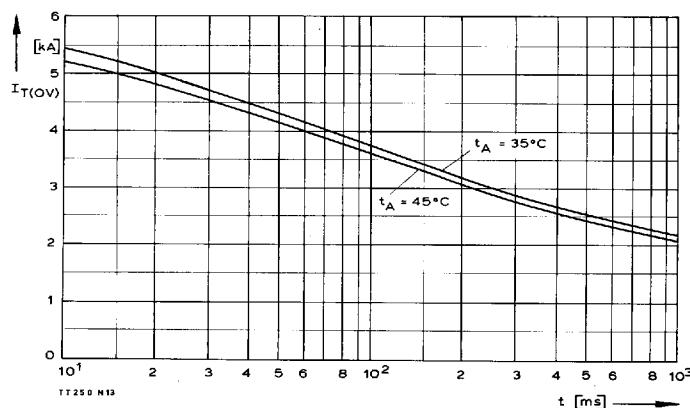
Bild/Fig. 7

W1C – Einphasen-Wechselwegschaltung/Single-phase inverse parallel circuit
Höchstzulässiger Strom I_{RMS} in Abhängigkeit von der Umgebungstemperatur t_A .
Maximum allowable current I_{RMS} versus ambient temperature t_A .
Parameter: Wärmewiderstand zwischen Powerblock und Umgebung/
thermal resistance case to ambient R_{thCA}



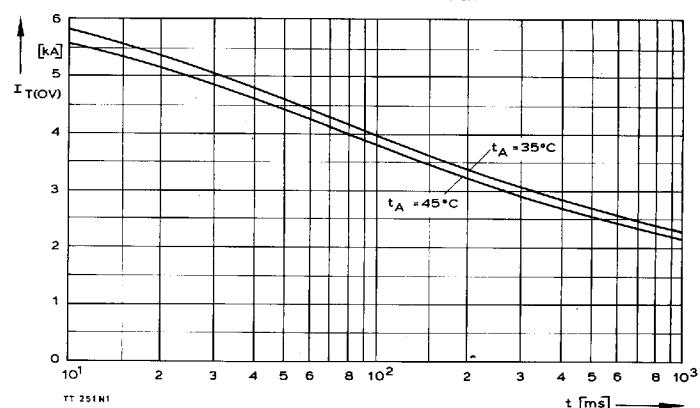
Bild/Fig. 8

W3C – Dreiphasen-Wechselwegschaltung/Three-phase inverse parallel circuit
Höchstzulässiger Strom je Phase I_{RMS} in Abhängigkeit von der Umgebungs-
temperatur t_A .
Maximum allowable current per phase I_{RMS} versus ambient temperature t_A .
Parameter: Wärmewiderstand zwischen Powerblock und Umgebung/
thermal resistance case to ambient R_{thCA}



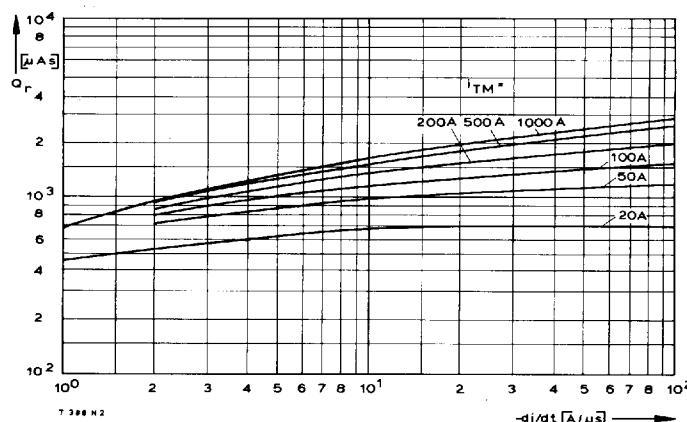
Bild/Fig. 9 TT 250 N

Grenzstrom je Zweig $I_{T(OV)M}$ bei Luftselbstkühlung, $t_A = 45^\circ C$ und verstärkter
Luftkühlung, $t_A = 35^\circ C$, Kühlkörper KP 0,33 S, $V_{RM} = 0,8 V_{RRM}$.
Limiting overload on-state current per arm $I_{T(OV)M}$ at natural ($t_A = 45^\circ C$) and
forced ($t_A = 35^\circ C$) cooling, heatsink type KP 0,33 S, $V_{RM} = 0,8 V_{RRM}$.
a – Belastung nach Leerlauf/current surge under no-load conditions
b – Belastung nach Betrieb mit Dauergrenzstrom I_{TAVM}
Current surge occurs during operation at limiting mean on-state current
rating I_{TAVM} .



Bild/Fig. 10 TT 251 N

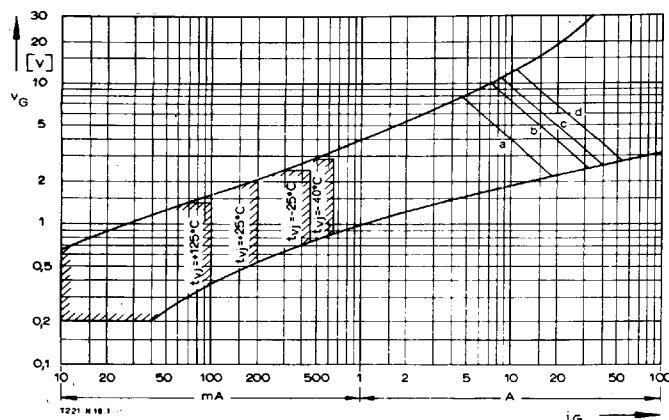
Grenzstrom je Zweig $I_{T(OV)M}$ bei Luftselbstkühlung, $t_A = 45^\circ C$ und verstärkter
Luftkühlung, $t_A = 35^\circ C$, Kühlkörper KP 0,33 S, $V_{RM} = 0,8 V_{RRM}$.
Limiting overload on-state current per arm $I_{T(OV)M}$ at natural ($t_A = 45^\circ C$) and
forced ($t_A = 35^\circ C$) cooling, heatsink type KP 0,33 S, $V_{RM} = 0,8 V_{RRM}$.
a – Belastung nach Leerlauf/current surge under no-load conditions
b – Belastung nach Betrieb mit Dauergrenzstrom I_{TAVM}
Current surge occurs during operation at limiting mean on-state current
rating I_{TAVM} .



Bild/Fig. 11

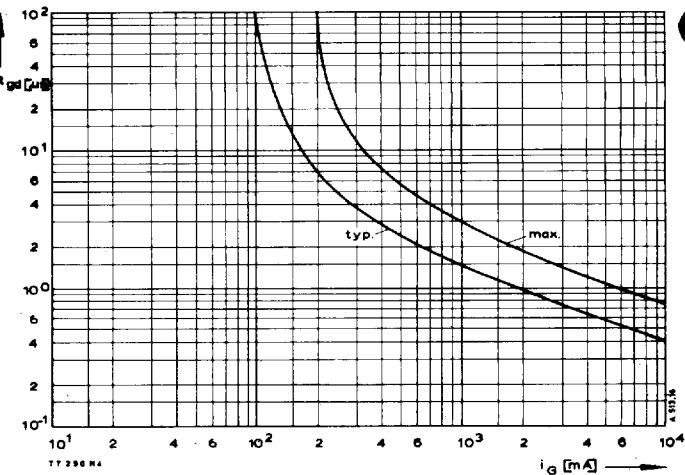
Sperrverzögerungsladung Q_r in Abhängigkeit von der abkommunizierenden
Stromsteilheit $-di/dt$ bei $t_{vj} = t_{vj \max}$, $V_R = 0,5 V_{RRM}$, $V_{RN} = 0,8 V_{RRM}$.
Der angegebene Verlauf ist gültig für 90% aller Elemente.
Recovered charge versus the rate of decay of the forward on-state current
 $-di/dt$ at $t_{vj} = t_{vj \max}$, $V_R = 0,5 V_{RRM}$, $V_{RN} = 0,8 V_{RRM}$.
These curves are valid for 90% of all devices.
Parameter: Durchlaßstrom i_{TM} /On-state current i_{TM}

**TT 250 N, TD 250 N, DT 250 N
TT 251 N, TD 251 N, DT 251 N**

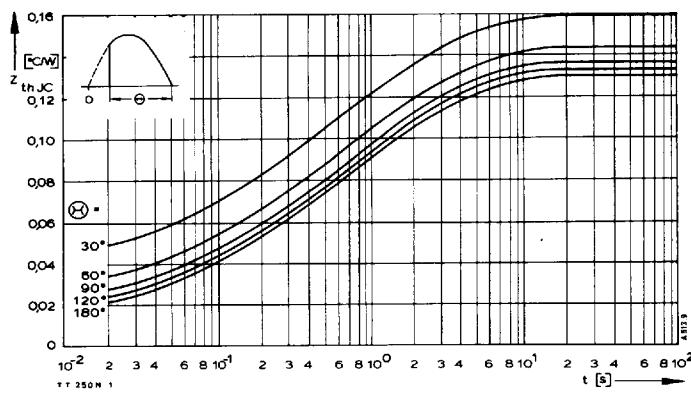


Bild/Fig. 12
Zündbereich und Spitzensteuerleistung bei $V_D = 6$ V.
Gate characteristic and peak gate power dissipation at $V_D = 6$ V.

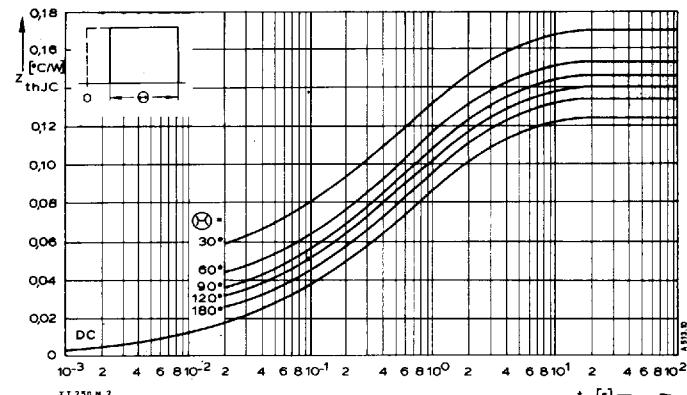
Parameter:	a	b	c	d
Steuerimpulsdauer/Pulse duration t_g [ms]	10	1	0,5	0,1
Höchstzulässige Spitzensteuerleistung/ Maximum allowable peak gate power [W]	40	80	100	150



Bild/Fig. 13
Zündverzug/Gate controlled delay time t_{gd} ,
DIN 41787, $t_a = 1 \mu\text{s}$, $T_J = 25^\circ\text{C}$.



Bild/Fig. 14
Transienter innerer Wärmewiderstand je Zweig Z_{thJC} .
Transient thermal impedance per arm Z_{thJC} , junction to case.



Bild/Fig. 15
Transienter innerer Wärmewiderstand je Zweig Z_{thJC} .
Transient thermal impedance, junction to case, per arm Z_{thJC} .

Pos. n	1	2	3	4	5
R_{thn} [°C/W]	0,0031	0,0097	0,0257	0,0429	0,0426
τ_n [s]	0,0009	0,008	0,11	0,61	3,06

$$Z_{thJC} = \sum_{n=1}^{n_{\max}} R_{thn} (1 - e^{-t/\tau_n})$$

Transienter Wärmewiderstand Z_{thJC} pro Zweig für DC.
Transient thermal impedance Z_{thJC} per arm for DC.