



三洋半導体
ニュース

No.2044A
3056

LC74HC244

C MOS IC 高速標準ロジック
Octal 3-State Non-Inverting
Buffer/Line Driver/Receiver

開発ニュース No.2044 とさしかえてください。



特長

- LC74HC244は3ステート出力を持つ非反転バッファ/ラインドライバである。
- CMOSシリコンゲートプロセスを使用し、標準MOS IC相当の低消費電力および高雑音余裕度を備えている。LS-TTL(74LS244)相当の動作スピードを持っている。
- 3ステート出力は4ビットごとの制御が可能である。
- 入出力保護回路つきである。
- 74LSタイプのTTLの同一ピン配置、同一機能である。

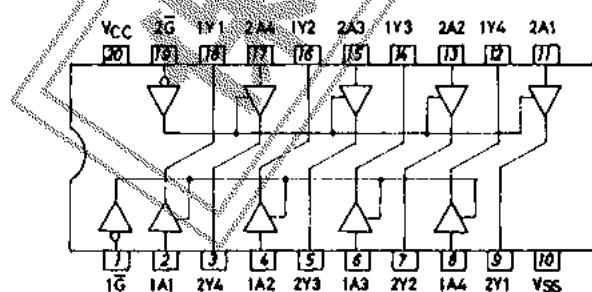
絶対最大定格／ $T_a = 25 \pm 2^\circ\text{C}$, $V_{SS} = 0\text{V}$

		unit
最大電源電圧	V_{CCmax}	$V_{SS} - 0.5 \sim V_{SS} + 7.0$ V
最大入力電圧	V_{INmax}	$V_{SS} - 0.5 \sim V_{CC} + 0.5$ V
最大出力電圧	V_{OUTmax}	$V_{SS} - 0.5 \sim V_{CC} + 0.5$ V
最大出力電流	I_{OUT} 1出力当り	± 35 mA
消費電流	I_{CC} / I_{Grd}	± 70 mA
クリアダイオード電流	I_K 1入力ピン当り(入力保護回路)	± 20 mA
許容消費電力	P_{dmax} パッケージ当り, $T_a \leq 85^\circ\text{C}$	300 mW
保存周囲温度	T_{stg}	-65 ~ +150 °C
リード温度・時間	T_{rel} $t = 10\text{ sec}$	300 °C

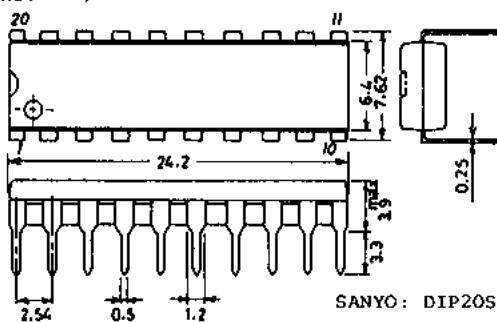
推奨動作条件／ $V_{SS} = 0\text{V}$

	unit
電源電圧	V_{CC}
入力電圧	V_{IN}
出力電圧	V_{OUT}
動作周囲温度	T_{OPop}
入力立ち上り立ち下り時間	t_{r, t_f}

ピン配線図 (top view)



外形図 30218-020SIC
(unit : mm)



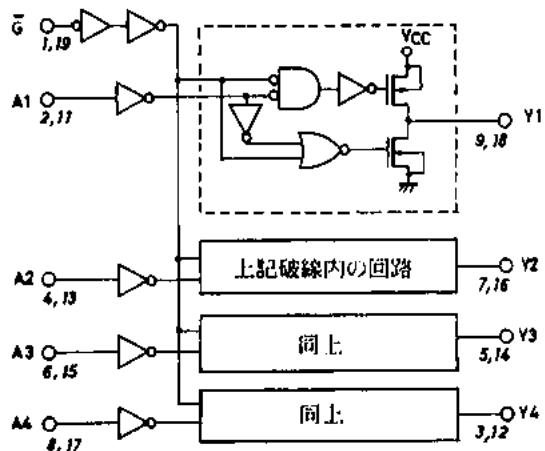
*これらの仕様は、改良などのため変更することがあります。

〒370-05 静岡県大泉町坂田180

東京三洋電機株式会社 半導体事業本部

TEL 0276-63-2111 (大代表)

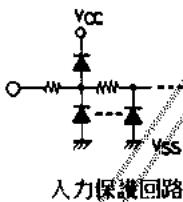
等価回路およびロジック図



真理値表

真理値表		
入力	出力	
G	A	Y
0	0	0
0	1	1
1	X	z

0: レベル
1: H'レベル
z: ハイインピーダンス
X: DON'T CARE



電気的特性/T_a = 25 ± 2°C, V_{SS}=0V

入力'H'レベル電圧 V_{IH}

V _{CC}	min	typ	max	unit
2.0	1.5			V
4.5	3.15			V
5.0	3.5			V
5.5	3.85			V
6.0	4.2			V
2.0		0.6		V
4.5		1.35		V
5.0		1.5		V
5.5		1.65		V
6.0		1.8		V

入力'L'レベル電圧 V_{IL}

V _{CC}	min	typ	max	unit
4.5	4.4	4.5		V
5.0	4.9	5.0		V
5.5	5.4	5.5		V
4.5	4.1	4.3		V
5.0	4.6	4.8		V
5.5	5.1	5.3		V
4.5		0.0	0.1	V
5.0		0.0	0.1	V
5.5		0.0	0.1	V
4.5		0.2	0.4	V
5.0		0.2	0.4	V
5.5		0.2	0.4	V
6.0		±0.5	μA	
6.0		±0.3	μA	
6.0		4.0	μA	

3スラット出力オフリック電流 I_{OZ}

入力電流 I_{IN}

静的消費電流 I_{CC}

電気的特性/T_a = -40°C, V_{SS}=0V

入力'H'レベル電圧 V_{IH}

V _{CC}	min	typ	max	unit
2.0	1.5			V
4.5	3.15			V
5.0	3.5			V
5.5	3.85			V
6.0	4.2			V
2.0		0.6		V
4.5		1.35		V
5.0		1.5		V
5.5		1.65		V
6.0		1.8		V

次ページに続く。

前ページから続く。

			Vcc	min	typ	max	unit
出力'H'レベル電圧 Voh	VIN=VIH or VIL, IOH=-20uA	4.5	4.4				V
		5.0	4.9				V
		5.5	5.4				V
	VIN=VIH or VIL, IOL=6mA	4.5	4.1				V
		5.0	4.6				V
		5.5	5.1				V
出力'L'レベル電圧 Vol	VIN=VIH or VIL, IOL=20uA	4.5			0.1		V
		5.0			0.1		V
		5.5			0.1		V
	VIN=VIH or VIL, IOL=6mA	4.5			0.4		V
		5.0			0.4		V
		5.5			0.5		V
3ステート出力オフリ-ク電流 Ioz		6.0			±0.5		uA
入力電流	Iin	6.0			±0.3		uA
静的消費電流	Icc	6.0			4.0		uA

電気的特性/Ta=+85°C, Vss=0V

入力'H'レベル電圧 VIH

入力'L'レベル電圧 VIL

出力'H'レベル電圧 Voh

出力'L'レベル電圧 Vol

3ステート出力オフリ-ク電流 Ioz

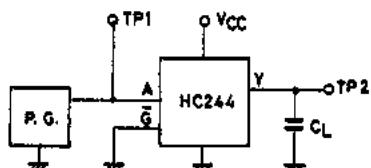
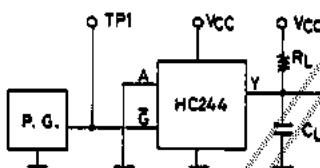
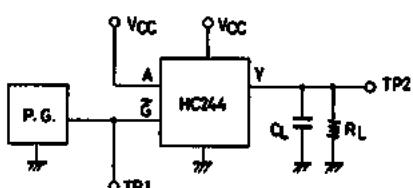
入力電流 Iin

静的消費電流 Icc

スイッチング特性/Ta=25±2°C, Vss=0V, 入力: tr, tf=6ns, CL=50pF

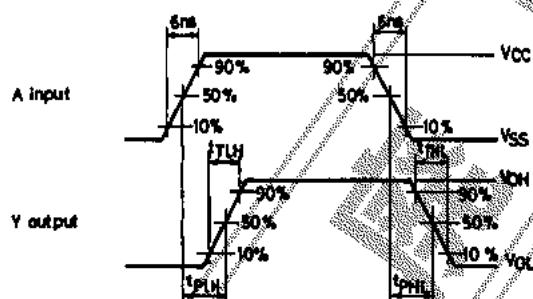
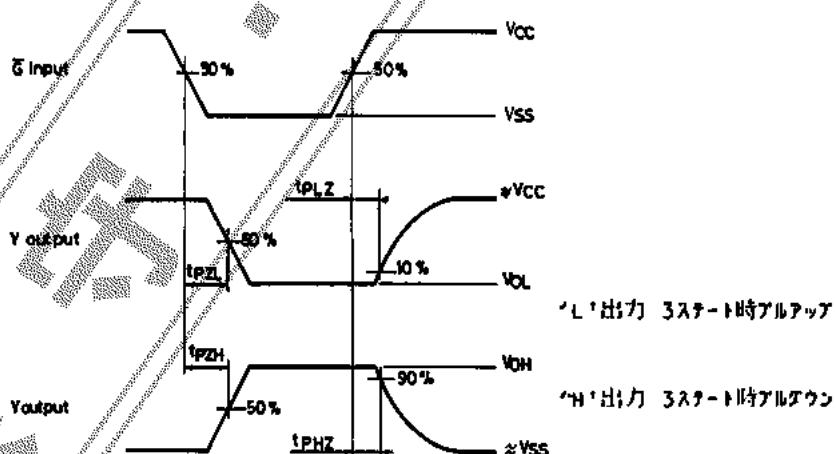
	Vcc	min	typ	max	unit
出力立上り時間 tTLH	5.0	8	15	ns	
出力立下り時間 tTHL	5.0	8	15	ns	
'H'レベル伝達時間 tPLH	5.0	15	25	ns	
'L'レベル伝達時間 tPHL	5.0	15	25	ns	
3ステート出力 tPZL RL=1kΩ	5.0	25	35	ns	
イネーブル時間 tPZH	"	25	35	ns	
3ステート出力 tPLZ	"	25	35	ns	
ディスエ-ブル時間 tPHZ	"	25	35	ns	

測定回路

(1) $t_{TLH}, t_{THL}, t_{PLH}, t_{PHL}$ (2) t_{PZL}, t_{PLZ} (3) t_{PZH}, t_{PHZ} 

TP1, TP2: Test Point

測定波形

(1) $t_{TLH}, t_{THL}, t_{PLH}, t_{PHL}$ (2) $t_{PZH}, t_{PHZ}, t_{PZL}, t_{PLZ}$ 

この資料の応用回路および回路定数は一例を示すもので、量産セットとしての設計を保証するものではありません。
またこの資料は正確かつ信頼すべきものであると確信しておりますが、その使用にあたっては3者の工業所専権その他の権利の実施に対する保証を行なうものではありません。

The application circuit diagrams and circuit constants herein are included as an example and provide no guarantee for designing equipment to be mass-produced.

The information herein is believed to be accurate and reliable. However, no responsibility is assumed by SANYO for its use, nor for any infringements of patents or other rights of third parties which may result from its use.