

± 15kV、ESD保護、+5V駆動RS-232トランシーバ

MAX202E-MAX213E, MAX232E/MAX241E

概要

MAX202E-MAX213E、MAX232E/MAX241Eは、厳しい環境下でのRS-232及びV.28通信用に設計されたライン・ドライバ/レシーバです。各トランスミッタ出力及びレシーバ入力、ラッチアップ無しで±15kVの静電気(ESD)に対して保護されています。各仕様についてはセレクションガイドに示してあります。ドライバ及びレシーバは、全製品とも、EIA/TIA-232E規格の負荷条件で、最大120kビット/s(kbps)のデータレートにおいて、EIA/TIA-232E及びCCITT V.28に完全適合しています。

MAX211E/MAX213E/MAX241Eは、28ピンSOP及びSSOP(SOPのボード面積を60%削減)パッケージで供給されています。MAX202E/MAX232Eは16ピンナローSOP、ワイドSOP及びDIPパッケージで供給されています。MAX203Eは20ピンDIP及びSOPパッケージで供給され、外付チャージポンプコンデンサを必要としません。MAX205Eは24ピンワイドDIPパッケージで供給され、同様に外付チャージポンプコンデンサを必要としません。MAX206E/MAX207E/MAX208Eは24ピンSOP、SSOP及びナローDIPパッケージで供給されます。MAX232E/MAX241Eは4個の1μFのコンデンサで、またMAX202E/MAX206E/MAX207E/MAX208E/MAX211E/MAX213Eは4個の0.1μFコンデンサで動作し、コスト及びボードスペースの削減が可能です。

アプリケーション

ノートブック、サブノートブック、
パームトップ・コンピュータ
バッテリー駆動機器
ハンドヘルド機器

型番は、データシートの最後に記載されています。

セレクションガイド

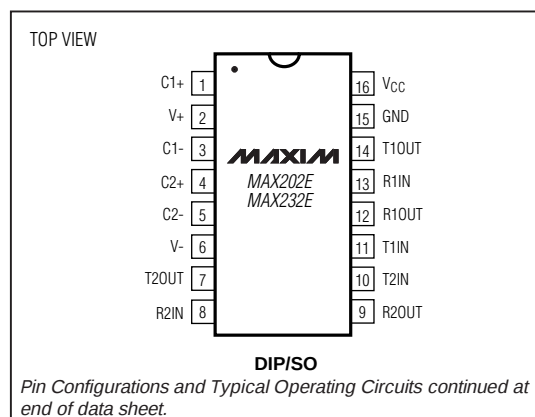
型番	RS-232 ドライバ数	RS-232 レシーバ数	シャットダウン 時のアクティブ レシーバ数	外付 コンデンサ数	ローパワー シャットダウン	TTLスリー プステート
MAX202E	2	2	0	4 (0.1μF)	×	×
MAX203E	2	2	0	—	×	×
MAX205E	5	5	0	—	○	○
MAX206E	4	3	0	4 (0.1μF)	○	○
MAX207E	5	3	0	4 (0.1μF)	×	×
MAX208E	4	4	0	4 (0.1μF)	×	×
MAX211E	4	5	0	4 (0.1μF)	○	○
MAX213E	4	5	2	4 (0.1μF)	○	○
MAX232E	2	2	0	4 (1μF)	×	×
MAX241E	4	5	0	4 (1μF)	○	○

LapLinkはTraveling Software, Inc.の商標です。

特長

- ◆ ESD保護(RS-232 I/Oピン) :
 - ± 15kV - ヒューマンモデル
 - ± 8kV - IEC1000-4-2、接触放電
 - ± 15kV - IEC1000-4-2、エアークギャップ放電
- ◆ ラッチアップ無し(バイポーラ製品とは異なる)
- ◆ データレート : 120kbps保証 - LapLink™コンパチ
- ◆ スルーレート : 3V/μs(Min) 保証
- ◆ + 5V単一電源動作

ピン配置



± 15kV、ESD保護、+5V駆動RS-232トランシーバ

ABSOLUTE MAXIMUM RATINGS

V _{CC}	-0.3V to +6V
V ₊	(V _{CC} - 0.3V) to +14V
V ₋	-14V to +0.3V
Input Voltages	
T _{IN}	-0.3V to (V ₊ + 0.3V)
R _{IN}	±30V
Output Voltages	
T _{OUT}	(V ₋ - 0.3V) to (V ₊ + 0.3V)
R _{OUT}	-0.3V to (V _{CC} + 0.3V)
Short-Circuit Duration, T _{OUT}Continuous	
Continuous Power Dissipation (T _A = +70°C)	
16-Pin Plastic DIP (derate 10.53mW/°C above +70°C).....	842mW
16-Pin Narrow SO (derate 8.70mW/°C above +70°C).....	696mW
16-Pin Wide SO (derate 9.52mW/°C above +70°C).....	762mW
20-Pin Plastic DIP (derate 11.11mW/°C above +70°C).....	889mW

20-Pin SO (derate 10.00mW/°C above +70°C).....	800mW	
24-Pin Narrow Plastic DIP		
(derate 13.33mW/°C above +70°C)	1.07W	
24-Pin Wide Plastic DIP		
(derate 14.29mW/°C above +70°C).....	1.14W	
24-Pin SO (derate 11.76mW/°C above +70°C).....	941mW	
24-Pin SSOP (derate 8.00mW/°C above +70°C)	640mW	
28-Pin SO (derate 12.50mW/°C above +70°C).....	1W	
28-Pin SSOP (derate 9.52mW/°C above +70°C).....	762mW	
Operating Temperature Ranges		
MAX2__EC__	0°C to +70°C	
MAX2__EE__	-40°C to +85°C	
Storage Temperature Range		-65°C to +165°C
Lead Temperature (soldering, 10sec)		+300°C

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

ELECTRICAL CHARACTERISTICS

(V_{CC} = +5V ±10% for MAX202E/206E/208E/211E/213E/232E/241E; V_{CC} = +5V ±5% for MAX203E/205E/207E; C₁–C₄ = 0.1μF for MAX202E/206E/207E/208E/211E/213E; C₁–C₄ = 1μF for MAX232E/241E; T_A = T_{MIN} to T_{MAX}; unless otherwise noted. Typical values are at T_A = +25°C.)

PARAMETER	SYMBOL	CONDITIONS		MIN	TYP	MAX	UNITS
DC CHARACTERISTICS							
V _{CC} Supply Current	I _{CC}	No load, T _A = +25°C	MAX202E/203E	8	15	mA	
			MAX205E–208E	11	20		
			MAX211E/213E	14	20		
			MAX232E	5	10		
			MAX241E	7	15		
Shutdown Supply Current		T _A = +25°C, Figure 1	MAX205E/206E	1	10	μA	
			MAX211E/241E	1	10		
			MAX213E	15	50		
LOGIC							
Input Pull-Up Current		T _{IN} = 0V (MAX205E–208E/211E/213E/241E)		15	200	μA	
Input Leakage Current		T _{IN} = 0V to V _{CC} (MAX202E/203E/232E)		±10		μA	
Input Threshold Low	V _{IL}	T _{IN} ; EN, $\overline{\text{SHDN}}$ (MAX213E) or $\overline{\text{EN}}$, SHDN (MAX205E–208E/211E/241E)		0.8		V	
Input Threshold High	V _{IH}	T _{IN}		2.0		V	
		EN, $\overline{\text{SHDN}}$ (MAX213E) or $\overline{\text{EN}}$, SHDN (MAX205E–208E/211E/241E)		2.4			
Output Voltage Low	V _{OL}	R _{OUT} ; I _{OUT} = 3.2mA (MAX202E/203E/232E) or I _{OUT} = 1.6mA (MAX205E/208E/211E/213E/241E)		0.4		V	
Output Voltage High	V _{OH}	R _{OUT} ; I _{OUT} = -1.0mA		3.5 V _{CC} - 0.4		V	
Output Leakage Current		$\overline{\text{EN}}$ = V _{CC} , EN = 0V, 0V ≤ R _{OUT} ≤ V _{CC} . MAX205E–208E/211E/213E/241E outputs disabled		±0.05	±10	μA	

± 15kV、ESD保護、+5V駆動RS-232トランシーバ

MAX202E-MAX213E, MAX232E/MAX241E

ELECTRICAL CHARACTERISTICS (continued)

(V_{CC} = +5V ±10% for MAX202E/206E/208E/211E/213E/232E/241E; V_{CC} = +5V ±5% for MAX203E/205E/207E; C₁-C₄ = 0.1μF for MAX202E/206E/207E/208E/211E/213E; C₁-C₄ = 1μF for MAX232E/241E; T_A = T_{MIN} to T_{MAX}; unless otherwise noted. Typical values are at T_A = +25°C.)

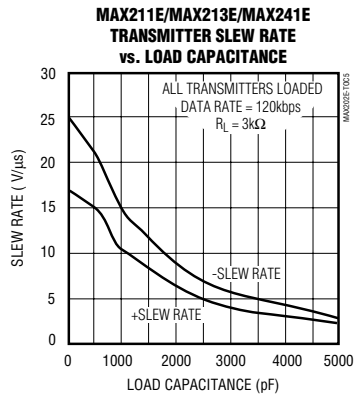
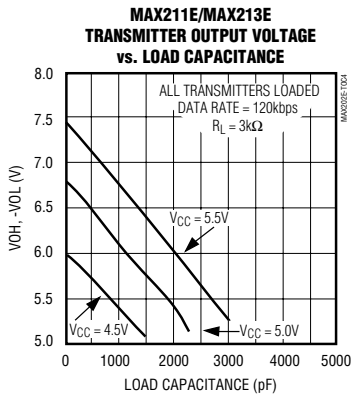
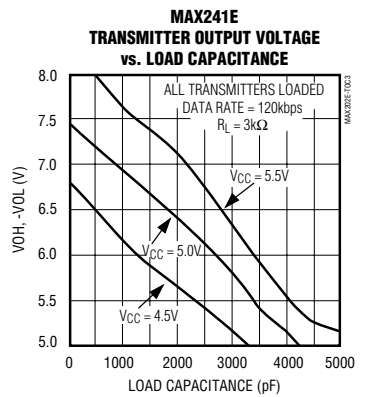
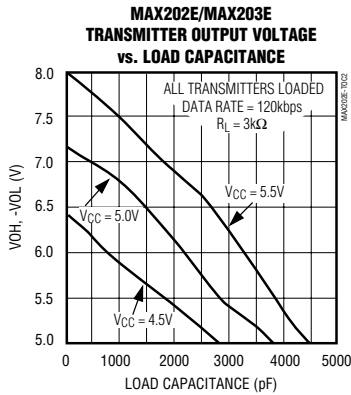
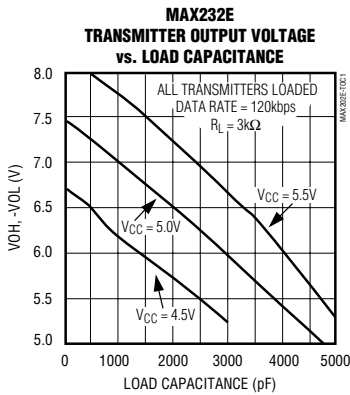
PARAMETER	SYMBOL	CONDITIONS		MIN	TYP	MAX	UNITS
EIA/TIA-232E RECEIVER INPUTS							
Input Voltage Range				-30		30	V
Input Threshold Low		T _A = +25°C, V _{CC} = 5V	All parts, normal operation	0.8	1.2		V
			MAX213E, $\overline{\text{SHDN}}$ = 0V, EN = V _{CC}	0.6	1.5		
Input Threshold High		T _A = +25°C, V _{CC} = 5V	All parts, normal operation		1.7	2.4	V
			MAX213E (R4, R5), $\overline{\text{SHDN}}$ = 0V, EN = V _{CC}		1.5	2.4	
Input Hysteresis		V _{CC} = 5V, no hysteresis in shutdown		0.2	0.5	1.0	V
Input Resistance		T _A = +25°C, V _{CC} = 5V		3	5	7	kΩ
EIA/TIA-232E TRANSMITTER OUTPUTS							
Output Voltage Swing		All drivers loaded with 3kΩ to ground (Note 1)		±5	±9		V
Output Resistance		V _{CC} = V+ = V- = 0V, V _{OUT} = ±2V		300			Ω
Output Short-Circuit Current					±10	±60	mA
TIMING CHARACTERISTICS							
Maximum Data Rate		R _L = 3kΩ to 7kΩ, C _L = 50pF to 1000pF, one transmitter switching		120			kbps
Receiver Propagation Delay	t _{PLHR} , t _{PHLR}	C _L = 150pF	All parts, normal operation		0.5	10	μs
			MAX213E (R4, R5), $\overline{\text{SHDN}}$ = 0V, EN = V _{CC}		4	40	
Receiver Output Enable Time		MAX205E/206E/211E/213E/241E normal operation, Figure 2			600		ns
Receiver Output Disable Time		MAX205E/206E/211E/213E/241E normal operation, Figure 2			200		ns
Transmitter Propagation Delay	t _{PLHT} , t _{PHLT}	R _L = 3kΩ, C _L = 2500pF, all transmitters loaded			2		μs
Transition-Region Slew Rate		T _A = +25°C, V _{CC} = 5V, R _L = 3kΩ to 7kΩ, C _L = 50pF to 1000pF, measured from -3V to +3V or +3V to -3V, Figure 3		3	6	30	V/μs
ESD PERFORMANCE: TRANSMITTER OUTPUTS, RECEIVER INPUTS							
ESD-Protection Voltage		Human Body Model			±15		kV
		IEC1000-4-2, Contact Discharge			±8		
		IEC1000-4-2, Air-Gap Discharge			±15		

Note 1: MAX211EE_ _ tested with V_{CC} = +5V ±5%.

± 15kV、ESD保護、+5V駆動RS-232トランシーバ

標準動作特性

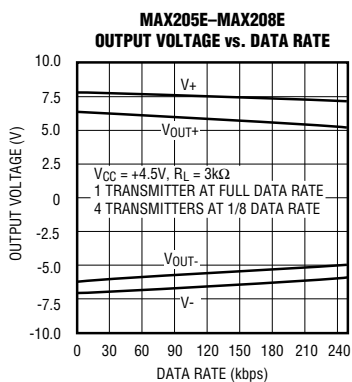
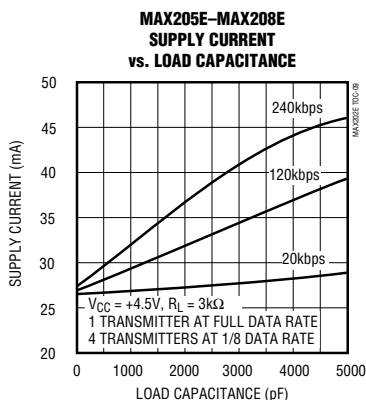
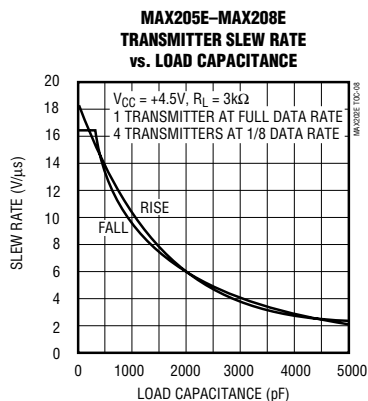
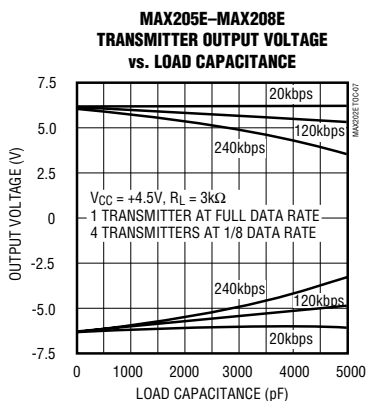
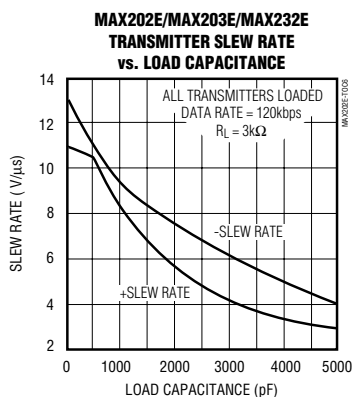
(Typical Operating Circuits, $V_{CC} = +5V$, $T_A = +25^\circ C$, unless otherwise noted.)



± 15kV、ESD保護、+5V駆動RS-232トランシーバ

標準動作特性(続き)

(Typical Operating Circuits, $V_{CC} = +5V$, $T_A = +25^\circ C$, unless otherwise noted.)



± 15kV、ESD保護、+5V駆動RS-232トランシーバ

端子説明

MAX202E/MAX232E

端 子		名 称	機 能
DIP/SO	LCC		
1, 3	2, 4	C1+, C1-	正のチャージポンプコンデンサ用の端子
2	3	V+	+2V _{CC} 、チャージポンプにより発生
4, 5	5, 7	C2+, C2-	負のチャージポンプコンデンサ用の端子
6	8	V-	-2V _{CC} 、チャージポンプにより発生
7, 14	9, 18	T_OUT	RS-232ドライバ出力
8, 13	10, 17	R_IN	RS-232レシーバ入力
9, 12	12, 15	R_OUT	RS-232レシーバ出力
10, 11	13, 14	T_IN	RS-232ドライバ入力
15	19	GND	グランド
16	20	VCC	+ 4.5V ~ + 5.5V電源
—	1, 6, 11, 16	N.C.	無接続 - 内部接続されていません。

MAX203E

端 子		名 称	機 能
DIP	SO		
1, 2	1, 2	T_IN	RS-232ドライバ入力
3, 20	3, 20	R_OUT	RS-232レシーバ出力
4, 19	4, 19	R_IN	RS-232レシーバ入力
5, 18	5, 18	T_OUT	RS-232ドライバ出力
6, 9	6, 9	GND	グランド
7	7	VCC	+ 4.5V ~ + 5.5V電源
8	13	C1+	このピンには接続しないで下さい。
10, 16	11, 16	C2-	これらのピンを互いに接続します。
12, 17	10, 17	V-	-2V _{CC} 、チャージポンプにより発生。これらのピンを互いに接続します。
13	14	C1-	このピンには接続しないで下さい。
14	8	V+	+2V _{CC} 、チャージポンプにより発生
11, 15	12, 15	C2+	これらのピンを互いに接続します。

MAX205E

端 子	名 称	機 能
1-4, 19	T_OUT	RS-232ドライバ出力
5, 10, 13, 18, 24	R_IN	RS-232レシーバ入力
6, 9, 14, 17, 23	R_OUT	TTL/CMOSレシーバ出力。全てのレシーバはシャットダウン時にアクティブ。
7, 8, 15, 16, 22	T_IN	TTL/CMOSドライバ入力。V _{CC} への内部プルアップ抵抗を備えています。
11	GND	グランド
12	VCC	+ 4.75V ~ + 5.25V電源
20	EN	レシーバイネーブル - アクティブ " ロー "
21	SHDN	シャットダウン制御 - アクティブ " ハイ "

± 15kV、ESD保護、+5V駆動RS-232トランシーバ

端子説明(続き) _____

MAX206E

端 子	名 称	機 能
1, 2, 3, 24	T_OUT	RS-232ドライバ出力
4, 16, 23	R_IN	RS-232レシーバ入力
5, 17, 22	R_OUT	TTL/CMOSレシーバ出力。全てのレシーバはシャットダウン時にインアクティブ。
6, 7, 18, 19	T_IN	TTL/CMOSドライバ入力。V _{CC} への内部プルアップ抵抗を備えています。
8	GND	グラウンド
9	V _{CC}	+ 4.5V ~ + 5.5V電源
10, 12	C1+, C1-	正のチャージポンプコンデンサ用の端子
11	V+	+2V _{CC} 、チャージポンプにより発生
13, 14	C2+, C2-	負のチャージポンプコンデンサ用の端子
15	V-	-2V _{CC} 、チャージポンプにより発生
20	EN	レシーバイネーブル - アクティブ “ロー”
21	SHDN	シャットダウン制御 - アクティブ “ハイ”

MAX207E

端 子	名 称	機 能
1, 2, 3, 20, 24	T_OUT	RS-232ドライバ出力
4, 16, 23	R_IN	RS-232レシーバ入力
5, 17, 22	R_OUT	TTL/CMOSレシーバ出力。全てのレシーバはシャットダウン時にインアクティブ。
6, 7, 18, 19, 21	T_IN	TTL/CMOSドライバ入力。V _{CC} への内部プルアップ抵抗を備えています。
8	GND	グラウンド
9	V _{CC}	+ 4.75V ~ + 5.25V電源
10, 12	C1+, C1-	正のチャージポンプコンデンサ用の端子
11	V+	+2V _{CC} 、チャージポンプにより発生
13, 14	C2+, C2-	負のチャージポンプコンデンサ用の端子
15	V-	-2V _{CC} 、チャージポンプにより発生

MAX208E

端 子	名 称	機 能
1, 2, 20, 24	T_OUT	RS-232ドライバ出力
3, 7, 16, 23	R_IN	RS-232レシーバ入力
4, 6, 17, 22	R_OUT	TTL/CMOSレシーバ出力。全てのレシーバはシャットダウン時にインアクティブ。
5, 18, 19, 21	T_IN	TTL/CMOSドライバ入力。V _{CC} への内部プルアップ抵抗を備えています。
8	GND	グラウンド
9	V _{CC}	+ 4.5V ~ + 5.5V電源
10, 12	C1+, C1-	正のチャージポンプコンデンサ用の端子
11	V+	+2V _{CC} 、チャージポンプにより発生
13, 14	C2+, C2-	負のチャージポンプコンデンサ用の端子
15	V-	-2V _{CC} 、チャージポンプにより発生

MAX202E-MAX213E, MAX232E/MAX241E

± 15kV、ESD保護、+5V駆動RS-232トランシーバ

端子説明(続き)

MAX211E/MAX213E/MAX241E

端 子	名 称	機 能
1, 2, 3, 28	T_OUT	RS-232ドライバ出力
4, 9, 18, 23, 27	R_IN	RS-232レシーバ入力
5, 8, 19, 22, 26	R_OUT	TTL/CMOSレシーバ出力。MAX213E: EN = 1の場合、R4とR5はシャットダウンモード時アクティブ。MAX211E/MAX241E: 全てのレシーバはシャットダウン時インアクティブ。
6, 7, 20, 21	T_IN	TTL/CMOSドライバ入力。MAX211E、MAX213E、MAX241EのみV _{CC} への内部プルアップ抵抗を備えています。
10	GND	グラウンド
11	V _{CC}	+4.5V ~ +5.5V電源
12, 14	C1+, C1-	正のチャージポンプコンデンサ用の端子
13	V+	+2V _{CC} 、チャージポンプにより発生
15, 16	C2+, C2-	負のチャージポンプコンデンサ用端子
17	V-	-2V _{CC} 、チャージポンプにより発生
24	EN	レシーバインネーブル - アクティブ ^h ロー ^h (MAX211E、MAX241E)
	EN	レシーバインネーブル - アクティブ ^h ハイ ^h (MAX213E)
25	SHDN	シャットダウン制御 - アクティブ ^h ハイ ^h (MAX211E、MAX241E)
	SHDN	シャットダウン制御 - アクティブ ^h ロー ^h (MAX213E)

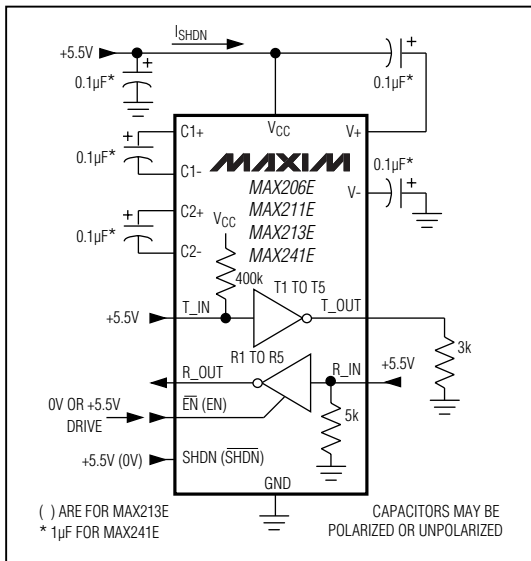


図1. シャットダウン電流の試験回路(MAX206E/MAX211E/MAX213E/MAX241E)

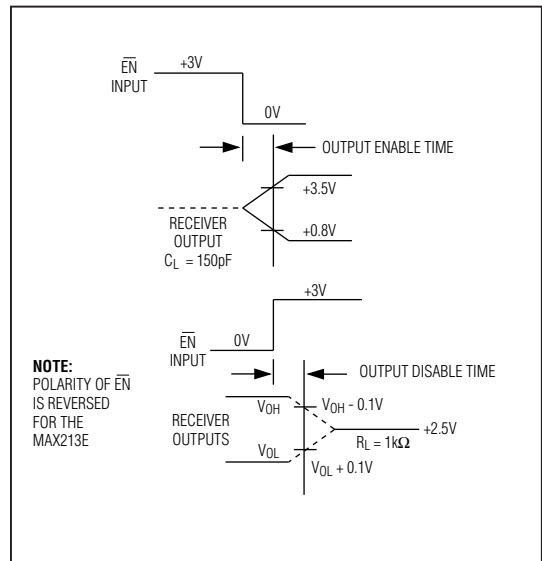


図2. レシーバ出力インネーブル及びディセーブルのタイミング(MAX205E/MAX206E/MAX211E/213E/241E)

±15kV、ESD保護、+5V駆動RS-232トランシーバ

MAX202E-MAX213E, MAX232E/MAX241E

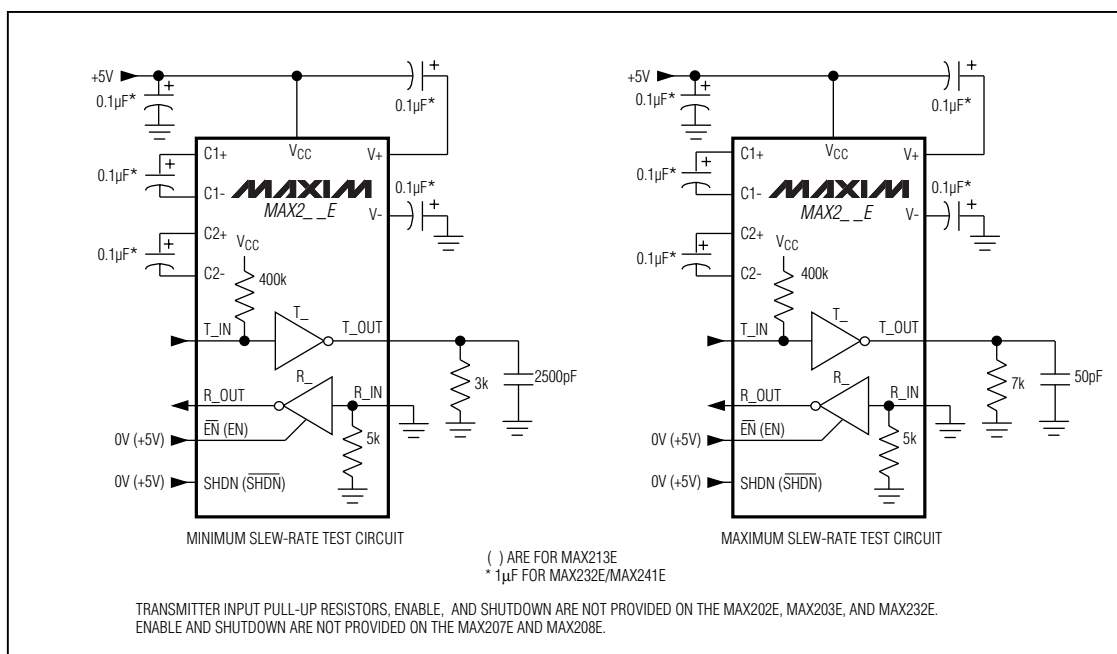


図3. トランジション・スルーレート回路

詳細

MAX202E-MAX213E、MAX232E/MAX241Eは、チャージポンプ電圧コンバータ、ドライバ(トランスミッタ)、レシーバの3つのセクションから構成されています。これらのEバージョンは、ESDに対して特別な保護がされており、このRS-232の入出力は、±15kVのヒューマンモデル試験、IEC1000-4-2試験では±8kVの接触放電及び±15kVのエアーギャップ放電に耐えられます。Eバージョンは、厳しい環境下、又はノートブックコンピュータ等のRS-232コネクタの接続を頻繁に変える所での使用に適しています。標準タイプでの(Eバージョンではない製品)MAX202、MAX203、MAX205-MAX208、MAX211、MAX213、MAX232及びMAX241は、コストが重要なアプリケーションに推奨されます。

+5Vから±10Vへのデュアルチャージポンプ電圧コンバータ

2個のチャージポンプ電圧コンバータにより、+5Vから±10Vへの変換が行われます(図4)。最初のチャージポンプコンバータは、コンデンサC1を用いて、+5Vを+10Vに倍圧し、それを出力フィルタコンデンサC3に蓄えます。2番目のチャージポンプ電圧コンバータは

C2を用いて+10Vを-10Vに反転させ、V-出力フィルタコンデンサC4に-10Vを蓄えます。

シャットダウンモード時、V+は1kΩ抵抗によって内部的にV_{CC}にプルダウンされ、また、V-は1kΩ抵抗で内部的にグランドにプルアップされます。

RS-232ドライバ

V_{CC}=5Vで、公称値5kΩのRS-232レシーバで負荷される場合、ドライバ出力電圧振幅は±8V(typ)です。この出力振幅は、最悪条件下でも、EIA/TIA-232EとV.28規格の最低出力電圧レベルである±5Vを満足することが保証されています。この最悪条件とは、3kΩ負荷、最低のV_{CC}、最高動作温度等を含みます。無負荷の出力電圧振幅は(V+ - 0.6V) ~ V-です。

入力スレッシュホールドは、CMOS/TTLコンパチです。MAX205E-MAX208E、MAX211E、MAX213E及びMAX241Eの未使用ドライバ入力は、内部的に400kΩの抵抗によってV_{CC}へプルアップされているため、無接続でも構いません。全ドライバはインバーティング動作するため、このプルアップ抵抗により未使用ドライバ出力は“ロー”になります。MAX202E、MAX203E及びMAX232Eはトランスミッタ入力にプルアップ抵抗を備えていません。

± 15kV、ESD保護、+5V駆動RS-232トランシーバ

ローパワーのシャットダウンモード時には、MAX205E/MAX206E/MAX211E/MAX213E/MAX241Eのドライバ出力はオフされ、0V 12V間で逆ドライブされても、漏れ電流は僅かです。またシャットダウン時 -0.5V以下では、トランスミッタ出力は1kΩの直列インピーダンスをもってグラウンドへダイオードクランプされます。

RS - 232 レシーバ

このレシーバはRS-232信号をCMOSのロジック出力レベルに変換します。レシーバ入力スレッショルドは、0.8Vと2.4Vに規定され、EIA/TIA-232E規格で求めている±3Vより大幅に狭めてあります。従ってレシーバ入力はRS-232レベル及びTTL/CMOSレベルの両方の入力を許容できます。

0.8Vのロー入力スレッショルドが保証されているため、レシーバがグラウンドに短絡された場合でもロジック1出力となります。また、5kΩの入力抵抗がグラウンドへ接続されているため、入力がオープンのままでもレシーバがロジック1出力となります。

このレシーバ入力は、約0.5Vのヒステリシスを備えています。これにより、ノイズやリングングのある立上がりあるいは立下がりの遅い入力信号でも、明確な出力状態が得られます。

シャットダウン時、MAX213EのR4とR5レシーバにはヒステリシスがありません。

シャットダウン及びイネーブル制御

(MAX205E/MAX206E/MAX211E/MAX213E/MAX241E)

シャットダウンモード時、チャージポンプはターンオフされ、V+はV_{CC}にプルダウンされ、V-はグラウンドにプルアップされます。さらに、トランスミッタ出力はディセーブルされます。これにより消費電流は1μA (MAX213Eは15μA)に低減され、シャットダウン状態を解除するのに必要な時間は1ms以下です(図5参照)。

レシーバ

R4とR5を除いたMAX213Eの全レシーバは、シャットダウン時ハイインピーダンス状態に入ります(表1aと表1bを参照)。MAX213EのR4とR5のレシーバはシャットダウン時でも機能し続け、このシャットダウン時もアクティブな2個のレシーバにより、最低の電力消費を維持しながら外部のアクティビティを監視することができます。

イネーブル制御によりレシーバ出力をハイインピーダンス状態にでき、UARTで2個のEIA/TIA-232Eポート(または異なったポート)のワイアOR接続が可能です。RS-232ドライバまたはチャージポンプには何も影響はありません。

注：MAX211E/MAX241E($\overline{\text{EN}}$)のイネーブル制御端子はアクティブ“ロー”ですが、MAX213E($\overline{\text{EN}}$)はアクティブ“ハイ”です。またMAX205E/MAX206E/MAX211E/MAX241E(SHDN)のシャットダウン制御端子はアクティブ“ハイ”ですが、MAX213E($\overline{\text{SHDN}}$)はアクティブ“ロー”です。

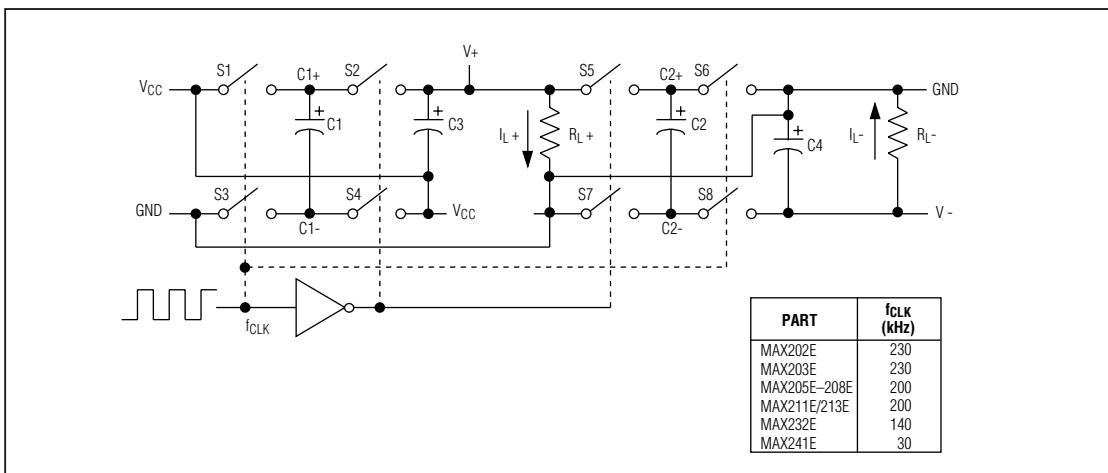


図4. チャージポンプダイアグラム

± 15kV、ESD保護、+5V駆動RS-232トランシーバ

通常動作時のMAX213Eのレシーバ伝播遅延は0.5μs(typ)ですが、シャットダウン時には立上がり及び立下がりに対し伝播遅延は4μsに増加します。MAX213Eのレシーバ入力には約0.5Vのヒステリシスがありますが、シャットダウン中では、レシーバR4とR5にはヒステリシスがありません。

レシーバがアクティブ状態でシャットダウンモードに入る時、R4とR5はSHDNが「ロー」になってから80μs間有効ではなく、シャットダウンモードが解除される時、チャージポンプが公称電圧レベルに達するまで(0.1μFコンデンサ使用時2ms以下)全レシーバ出力は有効ではありません。

± 15kVのESD保護

マキシム社の他の全ての製品と同様、全ての端子にはESD保護がなされており、取扱い中または組立て中に起こり得る静電破壊からの保護が可能です。MAX202E/MAX203E/MAX211E/MAX213E/MAX232E/MAX241Eのドライバ出力とレシーバ入力には、静電気に対しさらに特別な保護がなされています。マキシム社によって開発されたこの最新技術により、± 15kVのESDから損傷することなくこれらの端子を保護できます。このESD保護構造により、全ての状態、つまり通常動作状態、シャットダウン状態、パワーダウン状態において高いレベルのESDに耐えることが可能です。ESDが発生した後、マキシム社のEバージョンはラッチアップすること無く動作しますが、他のRS-232製品ではラッチアップし、ラッチアップを取り除くため電源を切らなければなりません。

ESD保護は様々な方法で試験することができますが、MAX202E/203E-MAX213E、MAX232E/MAX241Eのトランスミッタ出力とレシーバ入力は、次のような試験方法で規格化されています。

- 1) ヒューマンモデルの試験方法で± 15kV
- 2) IEC1000-4-2の接触放電方法で± 8kV
- 3) IEC1000-4-2のエアギャップ試験方法で± 15kV

ESD試験条件

ESD保護性能は試験条件によって変化します。試験装置、試験方法、試験結果が記載された信頼性レポートについてはマキシム社にお問い合わせ下さい。

ヒューマンモデル

表6aにはヒューマンモデルが示されており、図6bにはこのモデルがローインピーダンスへ放電する時に発生する電流波形が示されています。このモデルは100pFのコンデンサから構成され、試験するESD電圧に充電され、そして1.5kΩの抵抗を通して試験素子に放電されます。

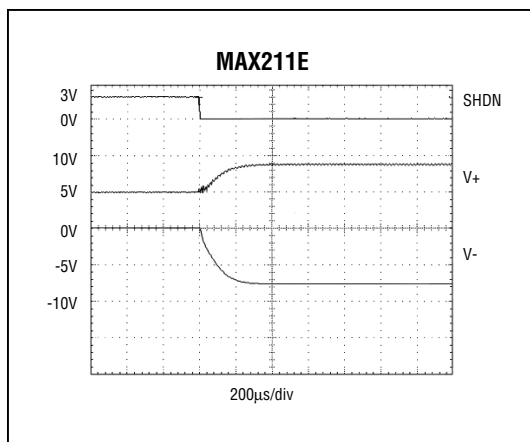


図5. シャットダウンが解除される時のMAX211EのV+及びV-(0.1μFコンデンサ)

表1a. MAX205E/MAX206E/MAX211E/MAX241Eのコントロール端子

SHDN	EN	OPERATION STATUS	Tx	Rx
0	0	Normal Operation	All Active	All Active
0	1	Normal Operation	All Active	All High-Z
1	X	Shutdown	All High-Z	All High-Z

X = Don't Care

表1b. MAX213Eのコントロール端子

SHDN	EN	OPERATION STATUS	Tx 1-4	Rx	
				1-3	4, 5
0	0	Shutdown	All High-Z	High-Z	High-Z
0	1	Shutdown	All High-Z	High-Z	Active*
1	0	Normal Operation	All Active	High-Z	High-Z
1	1	Normal Operation	All Active	Active	Active

*Active = active with reduced performance

± 15kV、ESD保護、+5V駆動RS-232トランシーバ

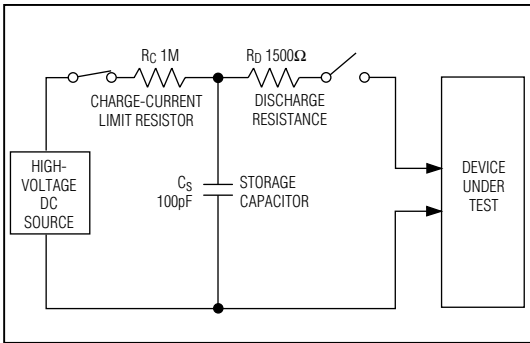


図 6a. ヒューマンモデルのESD試験

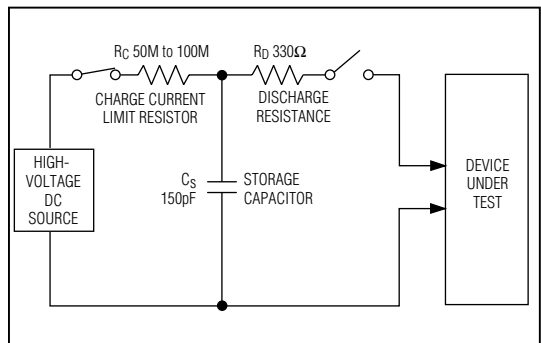


図 7a. IEC1000-4-2 ESD試験モデル

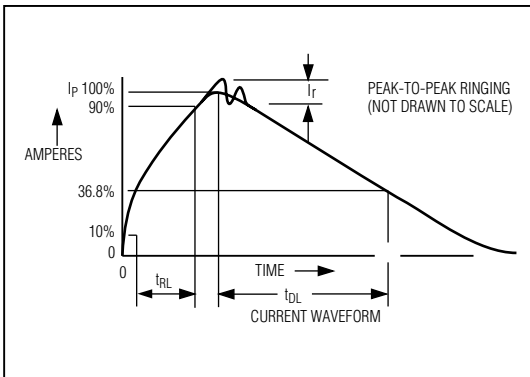


図 6b. ヒューマンモデルの電流波形

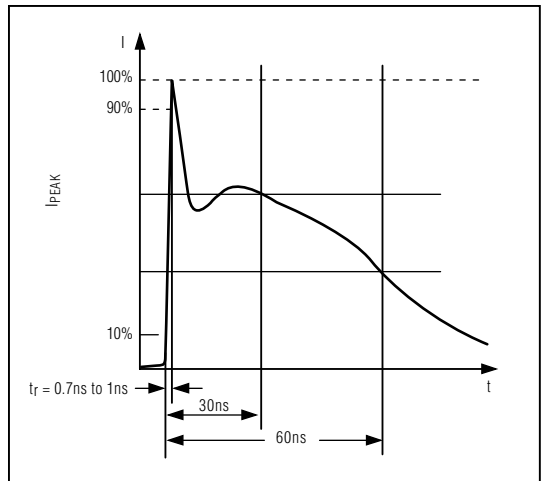


図 7b. IEC1000-4-2 ESD発生器の電流波形

IEC1000-4-2

IEC1000-4-2 標準は、ESD試験及び機器の性能を試験できます。これは特にIC専用の標準ではありません。MAX202E/MAX203E-MAX213E、MAX232E/MAX241Eにより、ESD保護部品を付け加えることなくIEC1000-4-2のレベル4(最高レベル)に適合するようなシステム設計が可能になります。

ヒューマンモデルを用いた場合とIEC1000-4-2の主な違いは、IEC1000-4-2では直列抵抗が低く高いピーク電流を発生するということです。従ってIEC1000-4-2のESD耐圧電圧は、ヒューマンモデルの耐圧電圧より、一般的に低くなっています。図7bにIEC1000-4-2のレベル4の8kV ESD試験の電流波形が示されています。

エアギャップ試験は充電されたプローブを素子に近づけますが、接触放電方法は、プローブが充電される前にプローブを素子に接続します。

マシンモデル

マシンモデルでのESD試験は200pFのストレージ・コンデンサとゼロ放電抵抗を使用して全端子をテストします。この目的は製造工程における取扱いや組立てでの接触により起こる圧力をエミュレートすることにあります。もちろんRS-232の入出力だけでなく全端子とも製造工程の間でこの保護を必要とします。PCボードの組立て後、マシンモデルはI/Oポートとは直接関係ありません。

± 15kV、ESD保護、+5V駆動RS-232トランシーバ

アプリケーション情報

コンデンサの選択

正しい動作をするには、C1 ~ C4に使用するコンデンサの種類は特に重要ではありません。ほとんどの場合、10 μ Fまでのコンデンサを使用することができますが、MAX202E、MAX206E-MAX208E、MAX211E及びMAX213Eは0.1 μ F以上のコンデンサが、MAX232E/MAX241Eは1 μ F以上のコンデンサが推奨されます。1 μ Fコンデンサにはセラミック、アルミニウム電解、またはタンタルコンデンサが推奨され、0.1 μ Fコンデンサにはセラミックコンデンサが推奨されます。最小の推奨コンデンサ容量を使用する場合、動作温度が変化した際にコンデンサ容量が大きく減少しないよう注意して下さい。減少する場合は、より大きな容量(2倍ぐらい)のコンデンサを使用して下さい。また通常、低温で増加するESRは、V+及びV-のリップル量に影響を与えます。

V+及びV-で出力インピーダンスを減少させるために、より大容量のコンデンサ(10 μ Fまで)を使用して下さい。これはV+またはV-から電力を供給する場合に有効です。MAX203E及びMAX205Eはチャージポンプコンデンサを内部に備えています。

最低0.1 μ FでV_{CC}をグラウンドにバイパスして下さい。チャージポンプによって発生する電源ノイズに敏感なアプリケーションでは、チャージポンプコンデンサ(C1 ~ C4)と同じ、あるいはそれより大きいサイズのコンデンサでV_{CC}をグラウンドにデカップリングして下さい。

V+&V-の電源への利用

少量の電力をV+やV-から取り出すことはできますが、これによりドライバ出力振幅及びノイズマージンは小さくなります。チャージポンプコンデンサの値を大きくする(10 μ Fまで)ことによって、V+またはV-から電力を取り出す場合もその性能を維持できます。

複数レシーバのドライブ

各トランスミッタは1個のレシーバ駆動用に設計されています。複数のレシーバを駆動するために、複数のトランスミッタを並列接続することが可能です。

シャットダウン解除時のドライバ出力

シャットダウン解除時、ドライバ出力にはリングングまたは不要なトランジェントが発生しません。

高速データレート

これらのトランシーバは、120kbpsの高速データレートでもRS-232の ± 5.0 Vの最小ドライバ出力電圧を維持できます。データレート120kbs以上のものについては、標準動作特性のTransmitter Output Voltage vs. Load Capacitanceを参照下さい。トランスミッタの容量負荷が小さい時(短いケーブルが最良)、高速データレート通信が容易です。

表2. EIA/TIA - 232E、V.28規格

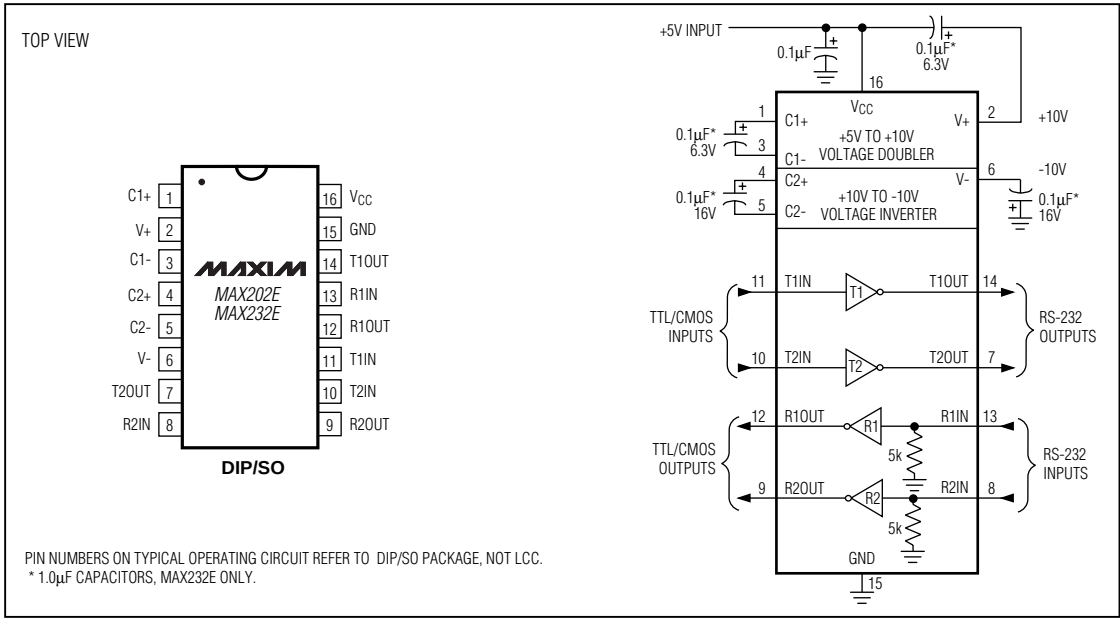
PARAMETER		CONDITIONS	EIA/TIA-232E, V.28 SPECIFICATIONS
Driver Output Voltage	0 Level	3kΩ to 7kΩ load	+5V to +15V
	1 Level	3kΩ to 7kΩ load	-5V to -15V
Driver Output Level, Max		No load	±25V
Data Rate		3kΩ ≤ R _L ≤ 7kΩ, C _L ≤ 2500pF	Up to 20kbps
Receiver Input Voltage	0 Level		+3V to +15V
	1 Level		-3V to -15V
Receiver Input Level			±25V
Instantaneous Slew Rate, Max		3kΩ ≤ R _L ≤ 7kΩ, C _L ≤ 2500pF	30V/μs
Driver Output Short-Circuit Current, Max			100mA
Transition Rate on Driver Output		V.28	1ms or 3% of the period
		EIA/TIA-232E	4% of the period
Driver Output Resistance		-2V < V _{OUT} < +2V	300Ω

± 15kV、ESD保護、+5V駆動RS-232 トランシーバ

表3. EIA/TIAE - 232E及びV.24非同期
インタフェース用DB9ケーブル接続

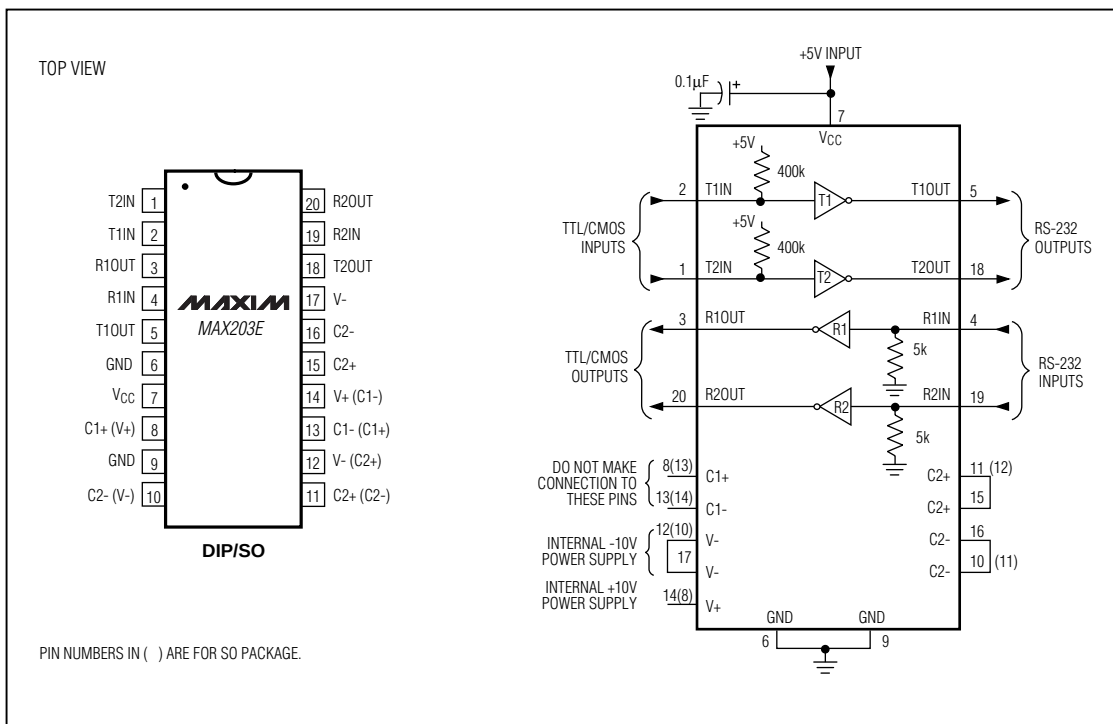
PIN	CONNECTION	
1	Received Line Signal Detector (sometimes called Carrier Detect, DCD)	Handshake from DCE
2	Receive Data (RD)	Data from DCE
3	Transmit Data (TD)	Data from DTE
4	Data Terminal Ready	Handshake from DTE
5	Signal Ground	Reference point for signals
6	Data Set Ready (DSR)	Handshake from DCE
7	Request to Send (RTS)	Handshake from DTE
8	Clear to Send (CTS)	Handshake from DCE
9	Ring Indicator	Handshake from DCE

ピン配置と標準動作回路(続き)



± 15kV、ESD保護、+5V駆動RS-232トランシーバ

ピン配置と標準動作回路(続き)

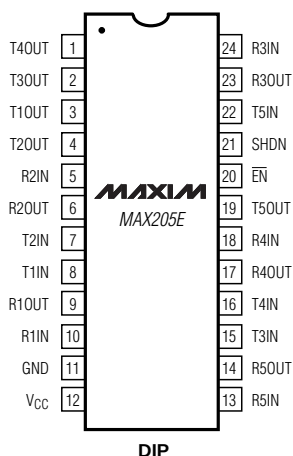


MAX202E-MAX213E, MAX232E/MAX241E

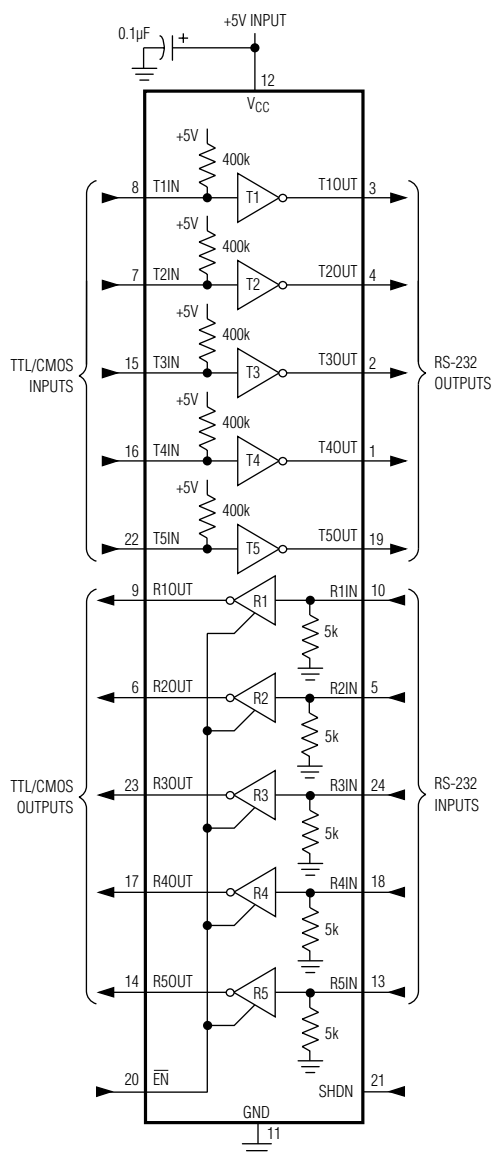
$\pm 15kV$ 、ESD保護、+5V駆動RS-232トランシーバ

ピン配置と標準動作回路(続き)

TOP VIEW



DIP

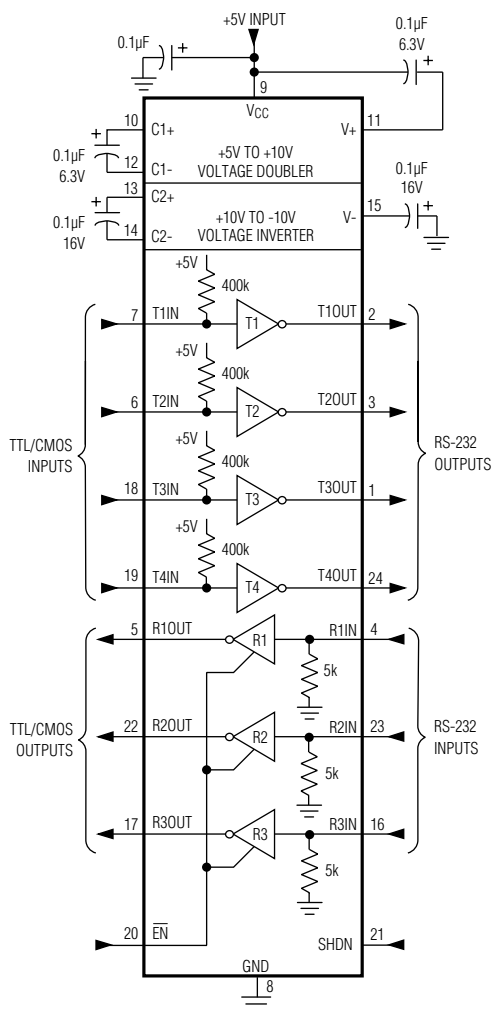
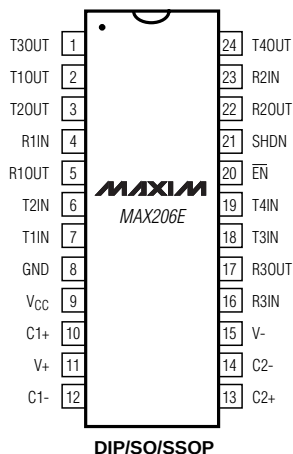


± 15kV、ESD保護、+5V駆動RS-232トランシーバ

ピン配置と標準動作回路(続き)

MAX202E-MAX213E, MAX232E/MAX241E

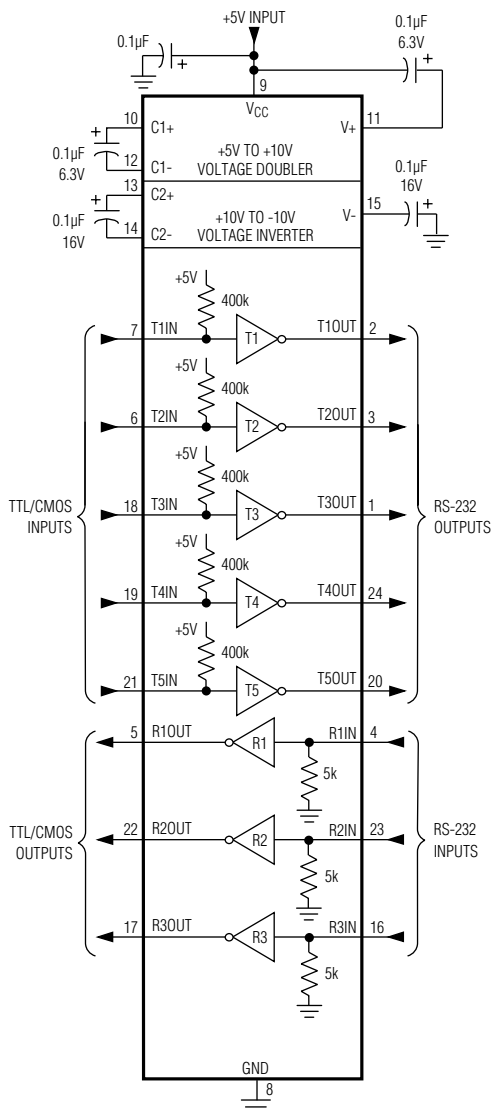
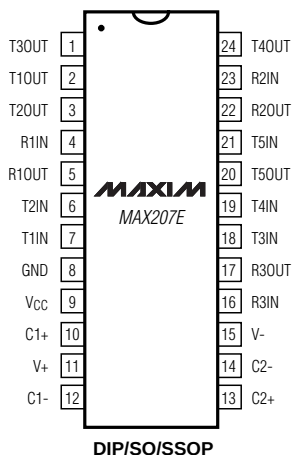
TOP VIEW



± 15kV、ESD保護、+5V駆動RS-232トランシーバ

ピン配置と標準動作回路(続き)

TOP VIEW

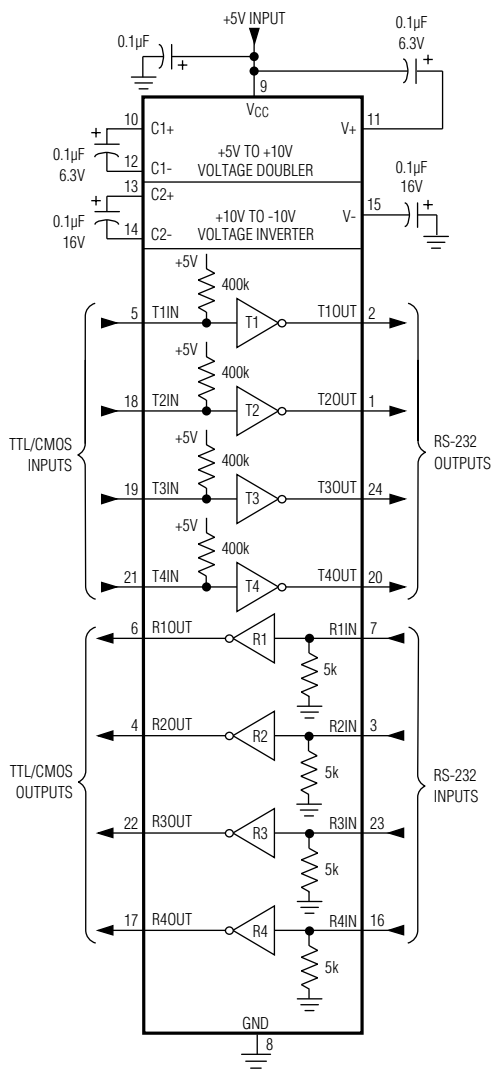
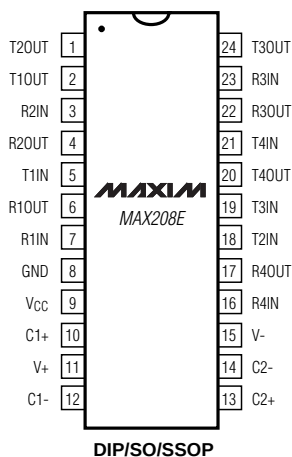


± 15kV、ESD保護、+5V駆動RS-232トランシーバ

ピン配置と標準動作回路(続き)

MAX202E-MAX213E, MAX232E/MAX241E

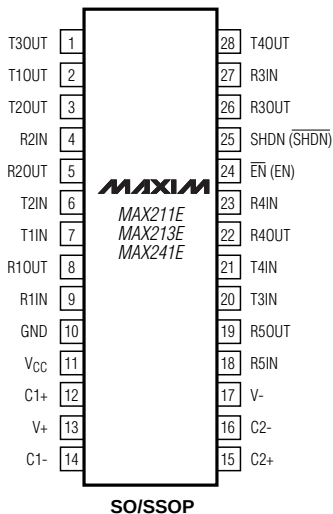
TOP VIEW



$\pm 15kV$ 、ESD保護、+5V駆動RS-232トランシーバ

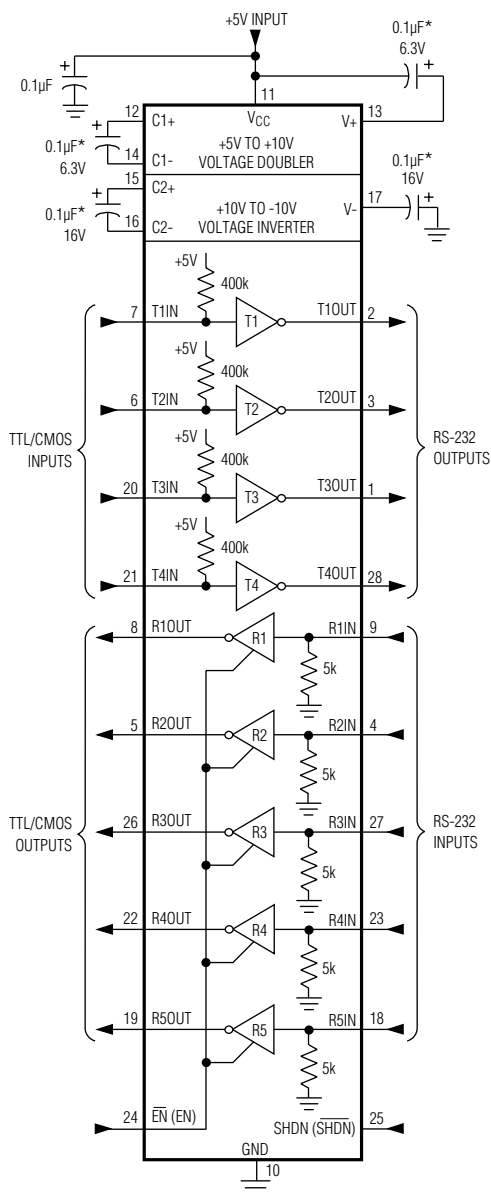
ピン配置と標準動作回路(続き)

TOP VIEW



() ARE FOR MAX213E ONLY

* 1.0 μ F CAPACITORS, MAX241E ONLY



± 15kV、ESD保護、+5V駆動RS-232トランシーバ

型番

PART	TEMP. RANGE	PIN-PACKAGE
MAX202 ECPE	0°C to +70°C	16 Plastic DIP
MAX202ECSE	0°C to +70°C	16 Narrow SO
MAX202ECWE	0°C to +70°C	16 Wide SO
MAX202EC/D	0°C to +70°C	Dice*
MAX202EEPE	-40°C to +85°C	16 Plastic DIP
MAX202EESE	-40°C to +85°C	16 Narrow SO
MAX202EEWE	-40°C to +85°C	16 Wide SO
MAX203 ECPP	0°C to +70°C	20 Plastic DIP
MAX203ECWP	0°C to +70°C	20 SO
MAX203EPP	-40°C to +85°C	20 Plastic DIP
MAX203EWP	-40°C to +85°C	20 SO
MAX205 ECPG	0°C to +70°C	24 Wide Plastic DIP
MAX205EEPG	-40°C to +85°C	24 Wide Plastic DIP
MAX206 ECNG	0°C to +70°C	24 Narrow Plastic DIP
MAX206ECWG	0°C to +70°C	24 SO
MAX206ECAG	0°C to +70°C	24 SSOP
MAX206EENG	-40°C to +85°C	24 Narrow Plastic DIP
MAX206EEWG	-40°C to +85°C	24 SO
MAX206EEAG	-40°C to +85°C	24 SSOP
MAX207 ECNG	0°C to +70°C	24 Narrow Plastic DIP
MAX207ECWG	0°C to +70°C	24 SO
MAX207ECAG	0°C to +70°C	24 SSOP
MAX207EENG	-40°C to +85°C	24 Narrow Plastic DIP
MAX207EEWG	-40°C to +85°C	24 SO
MAX207EEAG	-40°C to +85°C	24 SSOP

PART	TEMP. RANGE	PIN-PACKAGE
MAX208 ECNG	0°C to +70°C	24 Narrow Plastic DIP
MAX208ECWG	0°C to +70°C	24 SO
MAX208ECAG	0°C to +70°C	24 SSOP
MAX208EENG	-40°C to +85°C	24 Narrow Plastic DIP
MAX208EEWG	-40°C to +85°C	24 SO
MAX208EEAG	-40°C to +85°C	24 SSOP
MAX211 ECWI	0°C to +70°C	28 SO
MAX211ECAI	0°C to +70°C	28 SSOP
MAX211EEWI	-40°C to +85°C	28 SO
MAX211EEAI	-40°C to +85°C	28 SSOP
MAX213 ECWI	0°C to +70°C	28 SO
MAX213ECAI	0°C to +70°C	28 SSOP
MAX213EEWI	-40°C to +85°C	28 SO
MAX213EEAI	-40°C to +85°C	28 SSOP
MAX232 ECPE	0°C to +70°C	16 Plastic DIP
MAX232ECSE	0°C to +70°C	16 Narrow SO
MAX232ECWE	0°C to +70°C	16 Wide SO
MAX232EC/D	0°C to +70°C	Dice*
MAX232EEPE	-40°C to +85°C	16 Plastic DIP
MAX232EESE	-40°C to +85°C	16 Narrow SO
MAX232EEWE	-40°C to +85°C	16 Wide SO
MAX241 ECWI	0°C to +70°C	28 SO
MAX241ECAI	0°C to +70°C	28 SSOP
MAX241EEWI	-40°C to +85°C	28 SO
MAX241EEAI	-40°C to +85°C	28 SSOP

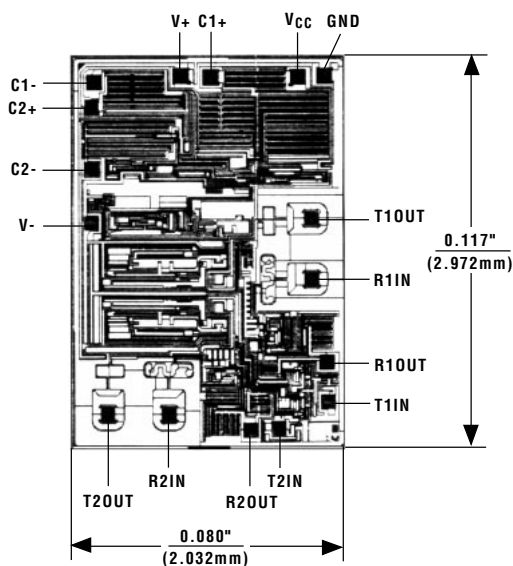
*Dice are specified at $T_A = +25^\circ\text{C}$.

MAX202E-MAX213E, MAX232E/MAX241E

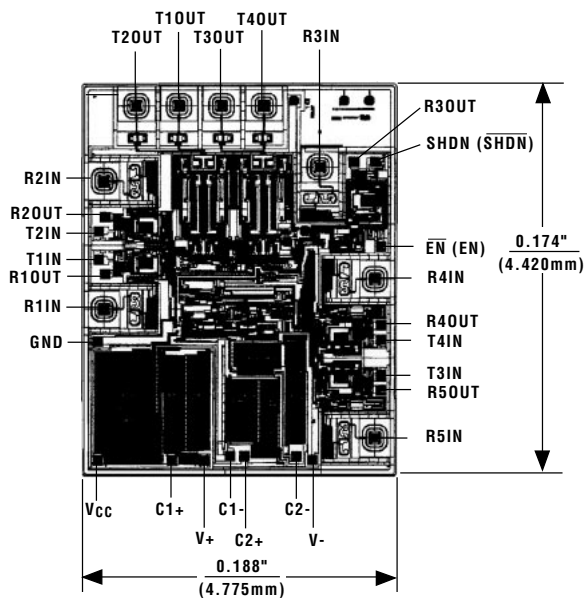
± 15kV、ESD保護、+5V駆動RS-232トランシーバ

チップ構造図

MAX202E/MAX232E



MAX211E/MAX213E/MAX241E



() ARE FOR MAX213E ONLY

TRANSISTOR COUNT: 123
SUBSTRATE CONNECTED TO GND

TRANSISTOR COUNT: 542
SUBSTRATE CONNECTED TO GND

チップ情報

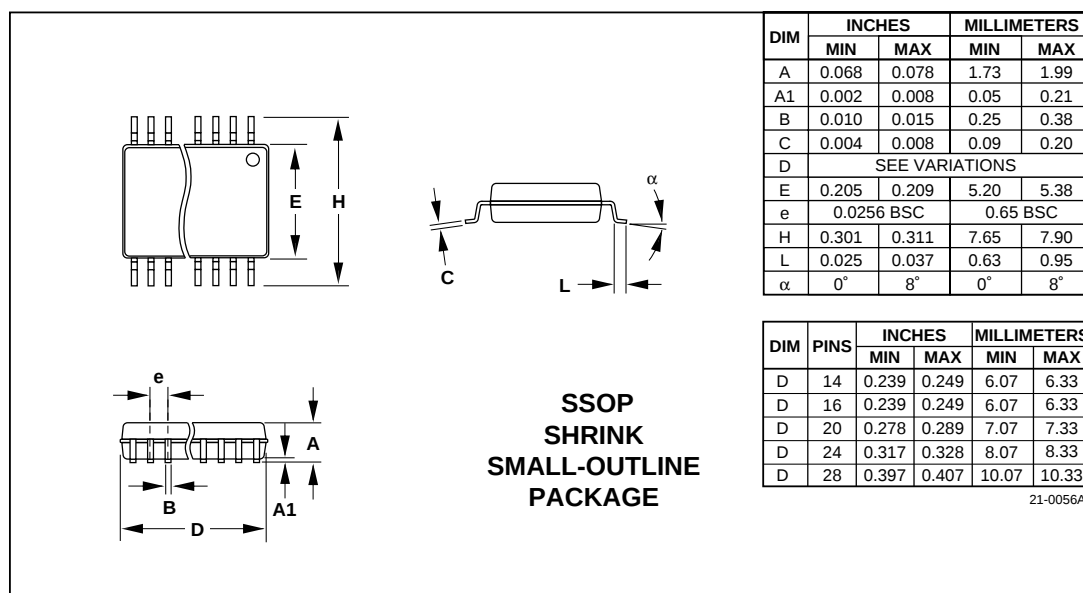
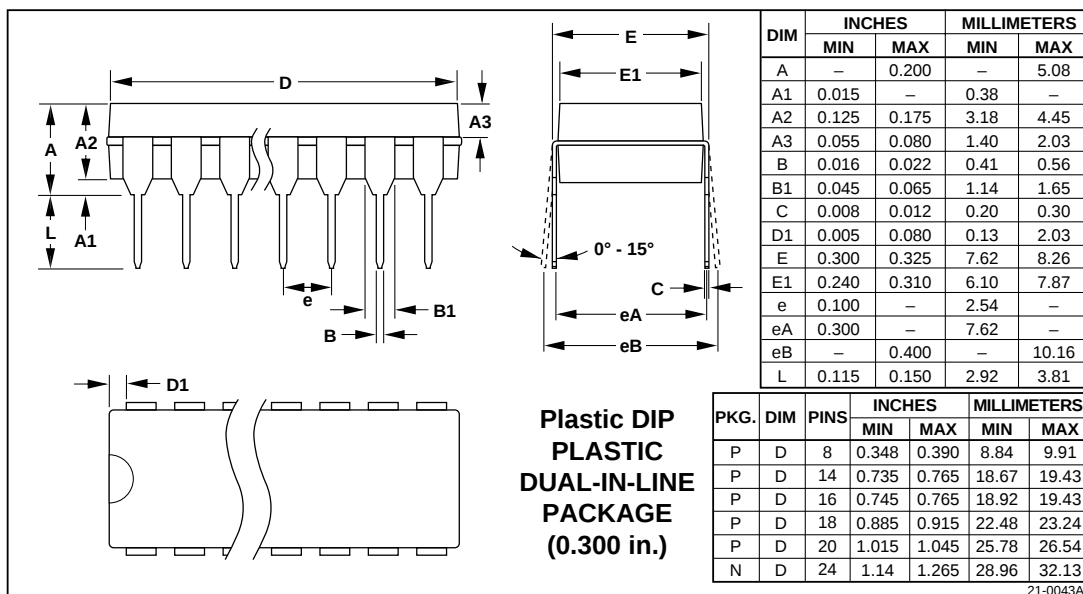
MAX205E/MAX206E/MAX207E/MAX208E

TRANSISTOR COUNT: 328
SUBSTRATE CONNECTED TO GND

± 15kV、ESD保護、+5V駆動RS-232トランシーバ

パッケージ

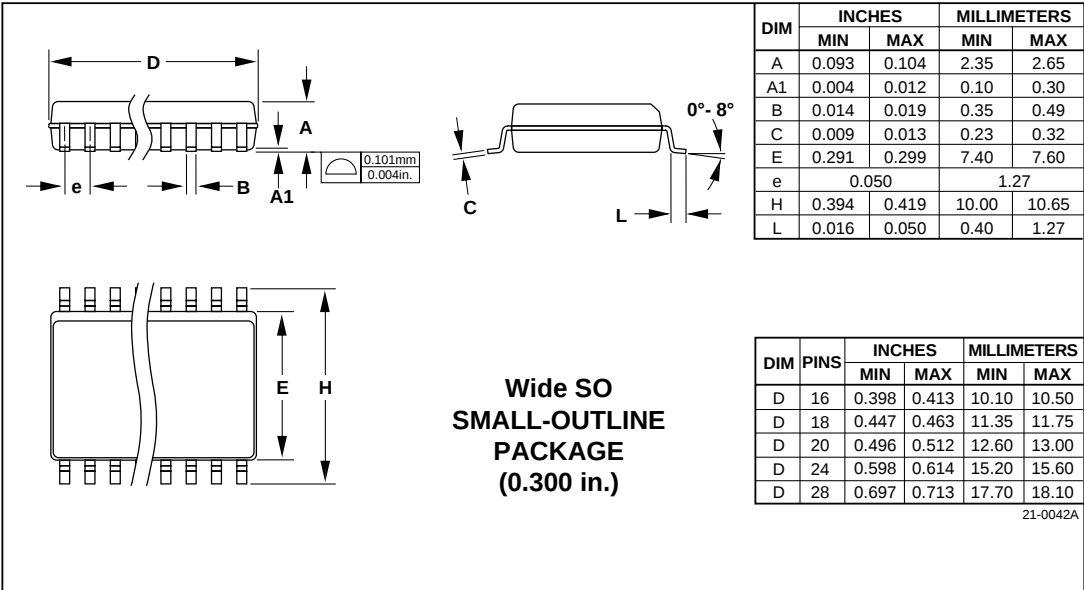
MAX202E-MAX213E, MAX232E/MAX241E



MAX202E-MAX213E, MAX232E/MAX241E

± 15kV、ESD保護、+5V駆動RS-232トランシーバ

パッケージ(続き)



販売代理店

マキシム・ジャパン株式会社

〒169 東京都新宿区西早稲田3-30-16(ホリゾン1ビル)
TEL. (03)3232-6141 FAX. (03)3232-6149

マキシム社では全体がマキシム社製品で実現されている回路以外の回路の使用については責任を持ちません。回路特許ライセンスは明言されていません。マキシム社は随時予告なしに回路及び仕様を変更する権利を保留します。

24 Maxim Integrated Products, 120 San Gabriel Drive, Sunnyvale, CA 94086 (408) 737-7600

© 1996 Maxim Integrated Products MAXIM is a registered trademark of Maxim Integrated Products.