

TT 142 N, TD 142 N, DT 142 N

Elektrische Eigenschaften**Electrical properties****Höchstzulässige Werte****Maximum rated values**

Periodische Vorwärts- und Rückwärts-Spitzenspannung	repetitive peak forward off-state and reverse voltages	$t_{vj} = -40^{\circ}\text{C} \dots t_{vj \max}$	$V_{\text{DRM}}, V_{\text{RRM}}$	600, 800 V 1000, 1200 V 1400, 1600 V
Vorwärts-Stoßspitzenspannung	non repetitive peak forward off-state voltage	$t_{vj} = -40^{\circ}\text{C} \dots t_{vj \max}$	$V_{\text{DSM}} = V_{\text{DRM}}$	
Rückwärts-Stoßspitzenspannung	non repetitive peak reverse voltage	$t_{vj} = +25^{\circ}\text{C} \dots t_{vj \max}$	$V_{\text{RSM}} = V_{\text{RRM}}$	+ 100 V
Durchlaßstrom-Grenzeffektivwert	RMS on-state current	$t_C = 85^{\circ}\text{C}$	I_{TRMSM}	230 A
Dauergrenzstrom	average on-state current	$t_{vj} = 25^{\circ}\text{C}, t_p = 10 \text{ ms}$	I_{TAVM}	142 A
Stoßstrom-Grenzwert	surge current	$t_{vj} = t_{vj \max}, t_p = 10 \text{ ms}$	I_{TSM}	4800 A
Grenzlastintegral	$\int i^2 dt$ -value	$t_{vj} = 25^{\circ}\text{C}, t_p = 10 \text{ ms}$		4100 A
Kritische Stromsteilheit	critical rate of rise of on-state current	$t_{vj} = t_{vj \max}, t_p = 10 \text{ ms}$	$\int i^2 dt$	115000 A ² s
Kritische Spannungssteilheit	critical rate of rise of off-state voltage	$V_D \leq 67\% V_{\text{DRM}}, f_G = 50 \text{ Hz}$ $V_L = 10 \text{ V}, I_{\text{GM}} = 0,6 \text{ A}, di_G/dt = 0,6 \text{ A}/\mu\text{s}$ $t_{vj} = t_{vj \max}, V_D = 67\% V_{\text{DRM}}$	$(di/dt)_{\text{cr}}$	84000 A ² s 150 A/ μs
			$(dv/dt)_{\text{cr}}$	1000 V/ μs

Charakteristische Werte**Characteristic values**

Durchlaßspannung	on-state voltage	$t_{vj} = t_{vj \max}, I_T = 500 \text{ A}$	V_T	max. 1,56 V
Schleusenspannung	threshold voltage	$t_{vj} = t_{vj \max}$	$V_{T(TO)}$	0,9 V
Ersatzwiderstand	slope resistance	$t_{vj} = t_{vj \max}$	r_T	1,1 m Ω
Zündstrom	gate trigger current	$t_{vj} = 25^{\circ}\text{C}, V_D = 6 \text{ V}$	I_{GT}	max. 150 mA
Zündspannung	gate trigger voltage	$t_{vj} = 25^{\circ}\text{C}, V_D = 6 \text{ V}$	V_{GT}	max. 1,4 V
Nicht zündender Steuerstrom	gate non trigger current	$t_{vj} = t_{vj \max}, V_D = 6 \text{ V}$	I_{GD}	max. 10 mA
Nicht zündende Steuerspannung	gate non trigger voltage	$t_{vj} = t_{vj \max}, V_D = 0,5 V_{\text{DRM}}$	V_{GD}	max. 0,25 V
Haltestrom	holding current	$t_{vj} = 25^{\circ}\text{C}, V_D = 6 \text{ V}, R_A = 5 \Omega$	I_H	max. 200 mA
Einraststrom	latching current	$t_{vj} = 25^{\circ}\text{C}, V_D = 6 \text{ V}, R_{\text{GK}} \geq 10 \Omega$ $I_{\text{GM}} = 0,6 \text{ A}, di_G/dt = 0,6 \text{ A}/\mu\text{s}, t_g = 20 \mu\text{s}$ $t_{vj} = t_{vj \max}, V_D = V_{\text{DRM}}, V_R = V_{\text{RRM}}$	I_L	max. 800 mA
Vorwärts- und Rückwärts-Sperrstrom	forward off-state and reverse currents		i_D, i_R	max. 30 mA
Zündverzögerung	gate controlled delay time	$t_{vj} = 25^{\circ}\text{C}, I_{\text{GM}} = 0,6 \text{ A}, di_G/dt = 0,6 \text{ A}/\mu\text{s}$	t_{gd}	max. 3 μs
Freiwerdzeit	circuit commutated turn-off time	siehe Techn. Erl./see Techn. Inf.	t_q	typ. 200 μs
Isolations-Prüfspannung	insulation test voltage	RMS, $f = 50 \text{ Hz}, t = 1 \text{ min}$	V_{ISOL}	2,5 kV

Thermische Eigenschaften**Thermal properties**

Innerer Wärmewiderstand	thermal resistance, junction to case	$\Theta = 180^{\circ}\text{el, sinus: pro Modul/per module}$ pro Zweig/per arm DC: pro Modul/per module pro Zweig/per arm	R_{thJC}	max. 0,110°C/W max. 0,220°C/W max. 0,106°C/W max. 0,212°C/W
Übergangs-Wärmewiderstand	thermal resistance, case to heatsink	pro Modul/per module pro Zweig/per arm	R_{thCK}	max. 0,03 °C/W max. 0,06 °C/W
Höchstzul. Sperrschichttemperatur	max. junction temperature		$t_{vj \max}$	125°C
Betriebstemperatur	operating temperature		$t_{\text{c op}}$	- 40°C ... + 125°C
Lagertemperatur	storage temperature		t_{stg}	- 40°C ... + 130°C

Mechanische Eigenschaften**Mechanical properties**

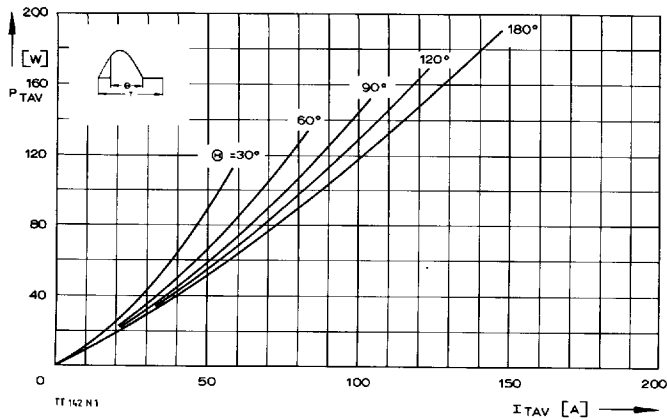
Si-Elemente mit Druckkontakt	Si-pellets with pressure contact			AlN
Innere Isolation	internal insulation			
Anzugsdrehmomente	tightening torques			
mechanische Befestigung	mounting torque	Toleranz/tolerance $\pm 15\%$	M1	6 Nm
elektrische Anschlüsse	terminal connection torque	Toleranz/tolerance + 5%/- 10%	M2	6 Nm
Gewicht	weight		G	typ. 310 g
Kriechstrecke	creepage distance			15 mm
Schwingfestigkeit	vibration resistance	$f = 50 \text{ Hz}$		5 · 9,81 m/s ²
Maßbild	outline			7

Diese Module können auch mit gemeinsamer Anode oder gemeinsamer Kathode geliefert werden.

These modules can also be supplied with common anode or common cathode.

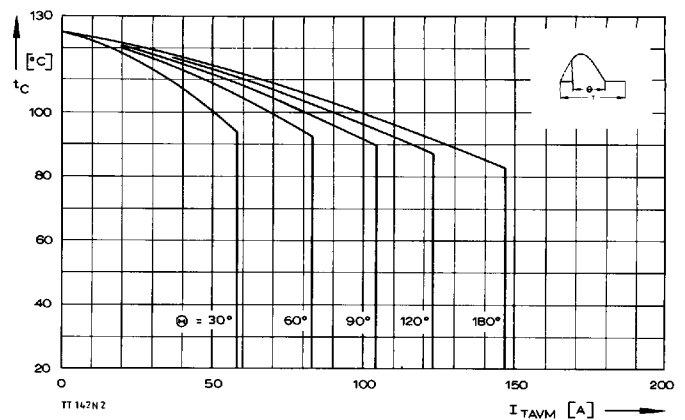
Recognized by UNDERWRITERS LABORATORIES INC.

TT 142 N, TD 142 N, DT 142 N



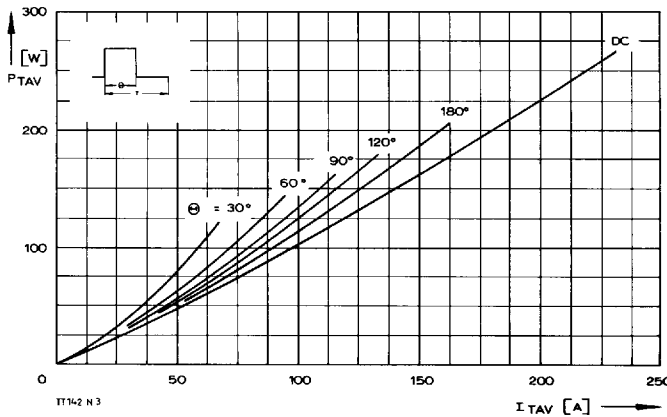
Bild/Fig. 1

Durchlaßverlustleistung eines Zweiges/On-state power loss per arm P_{TAV}
Parameter: Stromflußwinkel/current conduction angle Θ



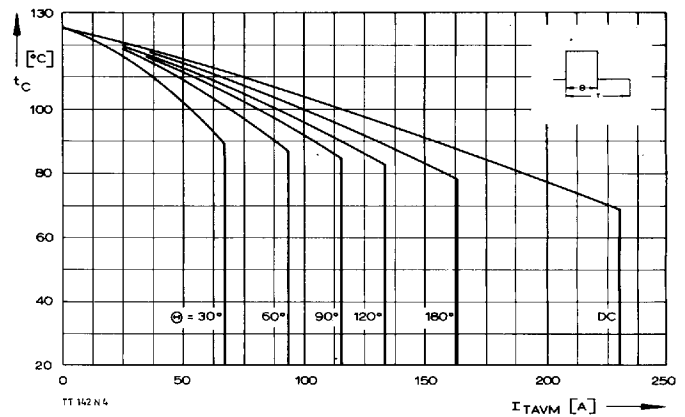
Bild/Fig. 2

Höchstzulässige Gehäusetemperatur t_c in Abhängigkeit vom Zweigstrom
Maximum allowable case temperature t_c versus current per arm



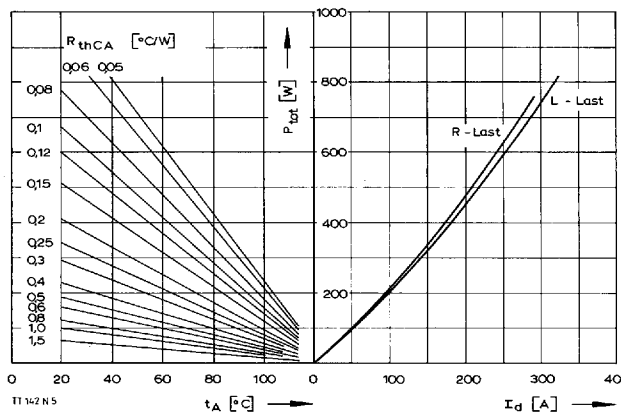
Bild/Fig. 3

Durchlaßverlustleistung eines Zweiges/On-state power loss per arm P_{TAV}
Parameter: Stromflußwinkel/current conduction angle Θ



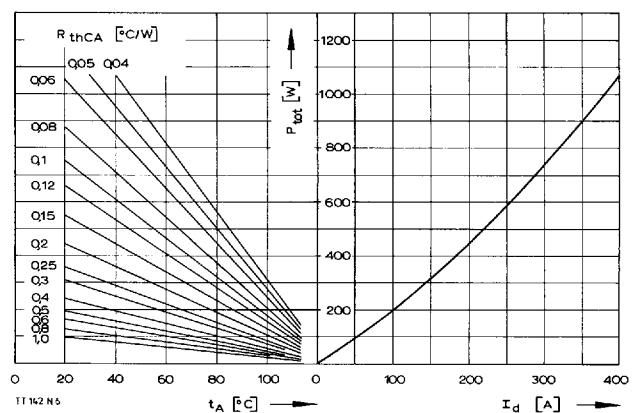
Bild/Fig. 4

Höchstzulässige Gehäusetemperatur t_c in Abhängigkeit vom Zweigstrom
Maximum allowable case temperature t_c versus current per arm



Bild/Fig. 5

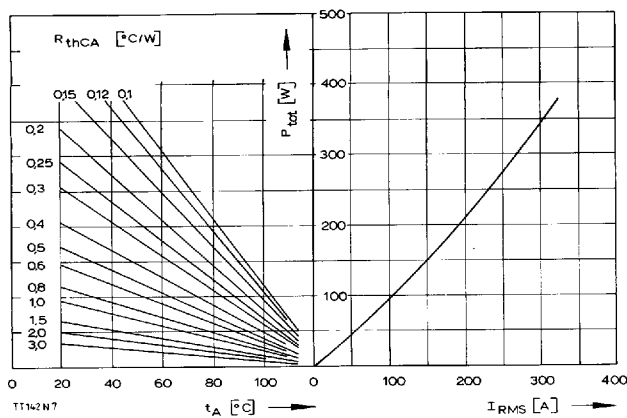
B2 – Zweipuls-Brückenschaltung/Two-pulse bridge circuit
Höchstzulässiger Ausgangsstrom I_d in Abhängigkeit von der Umgebungstemperatur t_A .
Maximum allowable output current I_d versus ambient temperature t_A .
Parameter: Wärmewiderstand zwischen Powerblock und Umgebung/
thermal resistance case to ambient R_{thCA}



Bild/Fig. 6

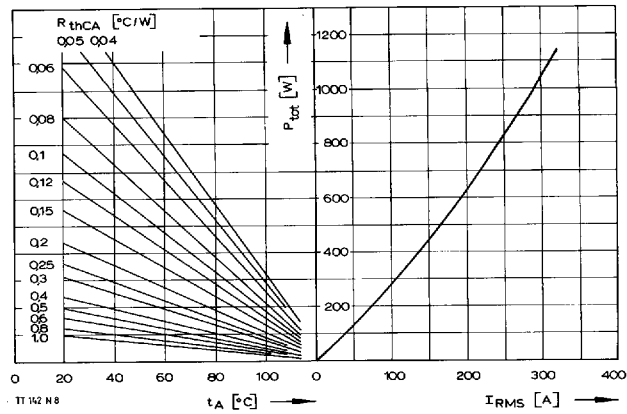
B6 – Sechspuls-Brückenschaltung/Six-pulse bridge circuit
Höchstzulässiger Ausgangsstrom I_d in Abhängigkeit von der Umgebungstemperatur t_A .
Maximum allowable output current I_d versus ambient temperature t_A .
Parameter: Wärmewiderstand zwischen Powerblock und Umgebung/
thermal resistance case to ambient R_{thCA}

TT 142 N, TD 142 N, DT 142 N



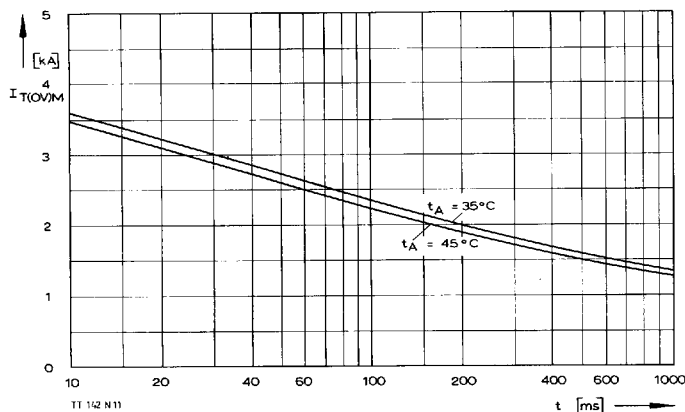
Bild/ Fig. 7

W1C – Einphasen-Wechselwertschaltung/Single-phase inverse parallel circuit
Höchstzulässiger Strom I_{RMS} in Abhängigkeit von der Umgebungstemperatur t_A .
Maximum allowable current I_{RMS} versus ambient temperature t_A .
Parameter: Wärmewiderstand zwischen Powerblock und Umgebung/
thermal resistance case to ambient R_{thCA}



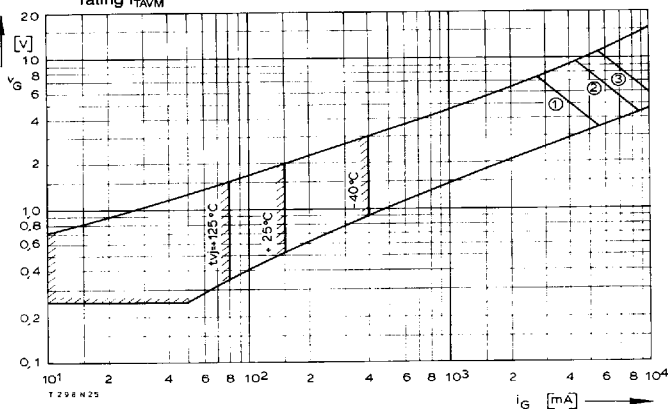
Bild/ Fig. 8

W3C – Dreiphasen-Wechselwertschaltung/Three-phase inverse parallel circuit
Höchstzulässiger Strom je Phase I_{RMS} in Abhängigkeit von der Umgebungstemperatur t_A .
Maximum allowable current per phase I_{RMS} versus ambient temperature t_A .
Parameter: Wärmewiderstand zwischen Powerblock und Umgebung/
thermal resistance case to ambient R_{thCA}



Bild/ Fig. 9

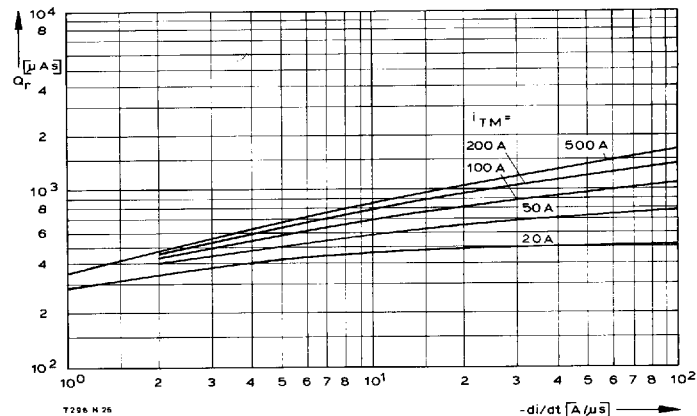
Grenzstrom je Zweig $I_{T(OV)M}$ bei Luftselbstkühlung, $t_A = 45^\circ\text{C}$ und verstärkter Luftkühlung, $t_A = 35^\circ\text{C}$, Kühlkörper KP 0,33 S, $V_{RM} = 0,8 V_{RRM}$.
Limiting overload on-state current per arm $I_{T(OV)M}$ at natural ($t_A = 45^\circ\text{C}$) and forced ($t_A = 35^\circ\text{C}$) cooling, heatsink type KP 0,33 S, $V_{RM} = 0,8 V_{RRM}$.
a – Belastung nach Leerlauf/current surge under no-load conditions
b – Belastung nach Betrieb mit Dauergrenzstrom I_{TAVM}
Current surge occurs during operation at limiting mean on-state current rating I_{TAVM}



Bild/ Fig. 11

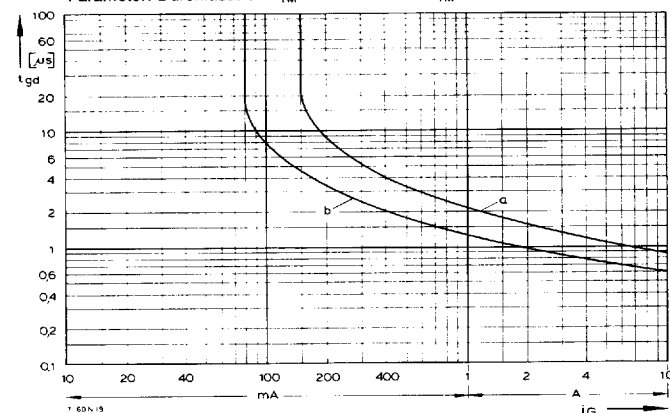
Zündbereich und Spitzensteuerleistung bei $v_D = 6 \text{ V}$.
Gate characteristic and peak gate power dissipation at $v_D = 6 \text{ V}$.

Parameter:		1	2	3
Steuerimpulsdauer/Pulse duration t_g	[ms]	10	1	0,5
Höchstzulässige Spitzensteuerleistung/ Maximum allowable peak gate power	[W]	20	40	60



Bild/ Fig. 10

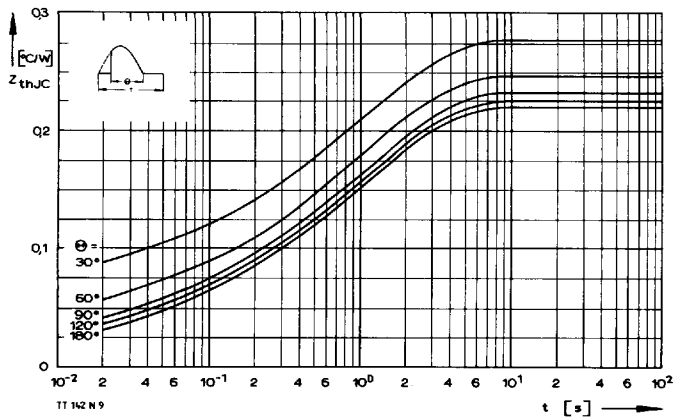
Sperrverzögerungsladung Q_r in Abhängigkeit von der abkommütierenden Stromsteilheit $-di/dt$ bei $t_{vj} = t_{vj \max}$, $V_R = 0,5 V_{RRM}$, $V_{RM} = 0,8 V_{RRM}$.
Der angegebene Verlauf ist gültig für 90% aller Elemente.
Recovered charge versus the rate of decay of the forward on-state current $-di/dt$ at $t_{vj} = t_{vj \max}$, $V_R = 0,5 V_{RRM}$, $V_{RM} = 0,8 V_{RRM}$.
These curves are valid for 90% of all devices.
Parameter: Durchlaßstrom I_{TM} /On-state current I_{TM}



Bild/ Fig. 12

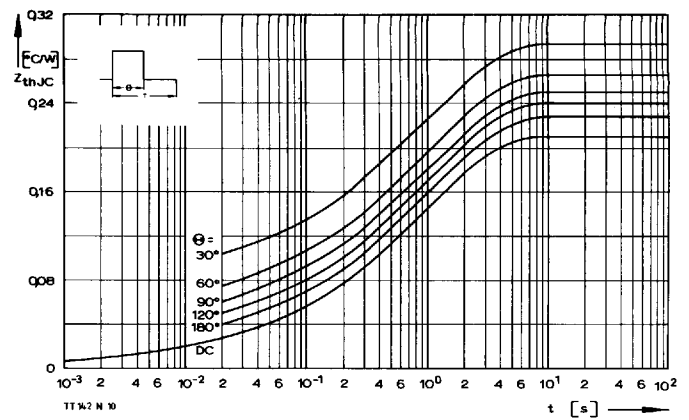
Zündverzögerung/Gate controlled delay time t_{gd} .
DIN 41787, $t_a = 1 \mu\text{s}$, $t_{vj} = 25^\circ\text{C}$.
a – äußerster Verlauf/limiting characteristic
b – typischer Verlauf/typical characteristic

TT 142 N, TD 142 N, DT 142 N



Bild/Fig. 13

Transienter innerer Wärmewiderstand je Zweig Z_{thJC} .
 Transient thermal impedance per arm Z_{thJC} , junction to case.



Bild/Fig. 14

Transienter innerer Wärmewiderstand je Zweig Z_{thJC} .
 Transient thermal impedance, junction to case, per arm Z_{thJC} .

Pos. n	1	2	3	4
R_{thn} [°C/W]	0,0094	0,0224	0,0586	0,122
τ_n [s]	0,0014	0,0253	0,267	1,68

$$Z_{thJC} = \sum_{n=1}^{n_{max}} R_{thn} (1 - e^{-t/\tau_n})$$

Transienter Wärmewiderstand Z_{thJC} pro Zweig für DC.
 Transient thermal impedance Z_{thJC} per arm for DC.