

MOS FET パワーMOS FET

MOS FETアレイ

60V系(N-チャネル)

FT6012D/6012

*回路構成及びパッケージは、P549～P551を参照願います。

■絶対最大定格 <周囲温度 Ta=25°C>

項目	記号	条件	定格	単位
ドレイン・ソース電圧	V _{DSS}		60	V
ゲート・ソース電圧	V _{GSS}		±20	V
ドレイン電流	I _D	T _c =25°C	6.5	A
ドレイン電流	I _{DM}	PW≤20ms, 単発	14	A
逆ドレイン電流	I _{DR}	T _c =25°C	6.5	A
FBダイオード順電流 注1	I _{FM}	PW≤0.5ms, D.R.≤25%	6.5	A
FBダイオード順電流 注1	I _{FSM}	PW≤20ms, 単発	14	A
FBダイオード逆電圧 注1	V _R		70	V
絶縁耐圧	V _{iso}	13(フィン) - 1~12ピン間	500	V _{r.m.s}
総ドレイン損失	P _T	T _a =25°C, 4素子動作	5	W
総ドレイン損失	P _T	T _c =25°C, 4素子動作	40	W
熱抵抗	R _{th}	T _c =25°C, 4素子動作	3.2	°C/W
チャネル部温度	T _{ch}		+150	°C
保存温度	T _{stg}		-55～+150	°C

注1: FBダイオード; フライバック電圧吸収用ダイオード

■電気的特性 <周囲温度 Ta=25°C>

MOS FET 1素子当り

項目	記号	条件	規格			単位
			最小値	標準値	最大値	
ドレイン・ソース降伏電圧	BV _{DSS}	I _D =100μA, V _{GS} =0	60	—	—	V
ゲート漏れ電流	I _{GSS}	V _{GS} =±20V, V _{DS} =0	—	—	±100	nA
ドレイン遮断電流	I _{DSS}	V _{DS} =60V, V _{GS} =0	—	—	100	μA
ゲートカットオフ電圧	V _{GS} (off)	I _D =1mA, V _{DS} =10V	0.9	1.3	1.7	V
ドレイン・ソース間オン抵抗	R _{DS(on)}	I _D =4A, V _{GS} =4V	注2	—	0.12	0.20
ドレイン・ソース間オン抵抗	R _{DS(on)}	I _D =4A, V _{GS} =10V	注2	—	0.09	0.16
順伝達コンダクタンス	g _{fs}	I _D =4A, V _{DS} =10V	注2	3.5	5.5	S
入力容量	C _{iss}	V _{DS} =25V	—	660	850	pF
出力容量	C _{oss}	V _{GS} =0	—	230	350	pF
帰還容量	C _{rss}	f=1MHz	—	70	120	pF
ターンオン遅延時間	t _{ds(on)}		—	40	—	ns
上昇時間	t _r	I _D =4A, V _{DD} =30V	—	55	—	ns
ターンオフ遅延時間	t _{ds(off)}	V _{GS} =10V, R _{GS} =50Ω	—	100	—	ns
下降時間	t _f	測定回路図参照	—	60	—	ns

注2: パルス測定 PW≤300μs, D.R.≤6%

ソース・ドレイン間ダイオード1素子当り(D1～D4)

ソース・ドレイン間順電圧	V _{SD}	I _{DR} =4A, V _{GS} =0	—	0.9	1.3	V
逆回復時間	t _{rr}	I _{DR} =4A, dI _{DR} /dt=100A/μs	—	60	—	ns

フライバック電圧吸収用ダイオード1素子当り(D5～D8)(FT6012Dのみ)

順電圧	V _F	I _F =1A	—	—	1.0	V
逆電流	I _R	V _R =60V	—	—	10	μA
逆電圧	V _R	I _R =15μA	70	—	—	V