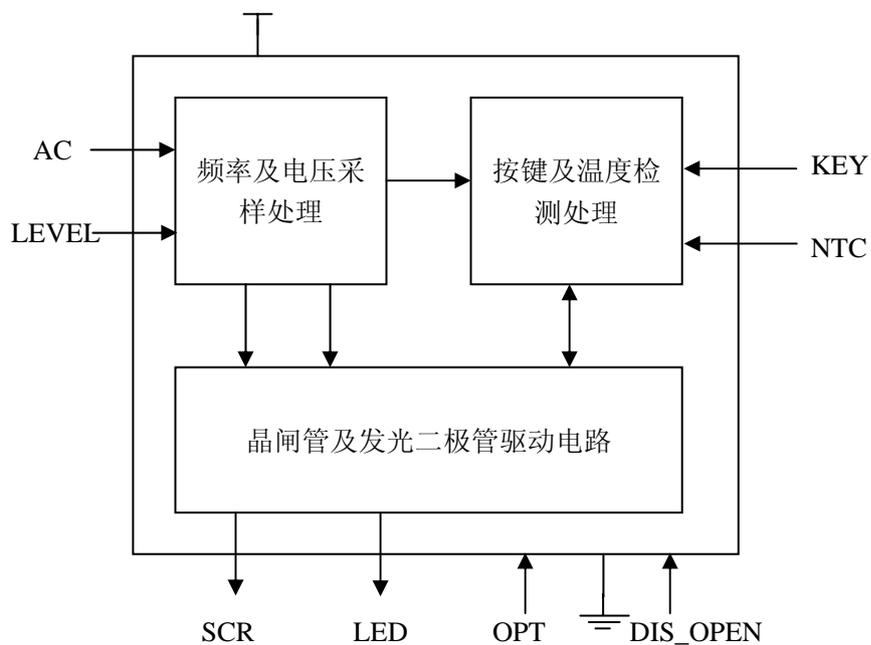


FET3006 卷发器控制器

特点

- 高性能 CMOS 技术。
- 抗干扰性能好，符合 IEC6100-4 EMC 标准要求。
- 应用线路简单，体积小且工作十分可靠。
- 自动识别市电电压（AC100V~270V）使输出功率恒定。
- 工作电压：3.3V ~ 5.1V。
- 工作电流：≤ 1mA。
- 工作频率：50Hz 或 60Hz。
- 1 小时自动关机保护，可供选择自动检测感温器开、短路和发热体开路功能。
- 300mil DIP 8 PIN 或 8 PIN SMD 封装

功能方框图



引脚描述

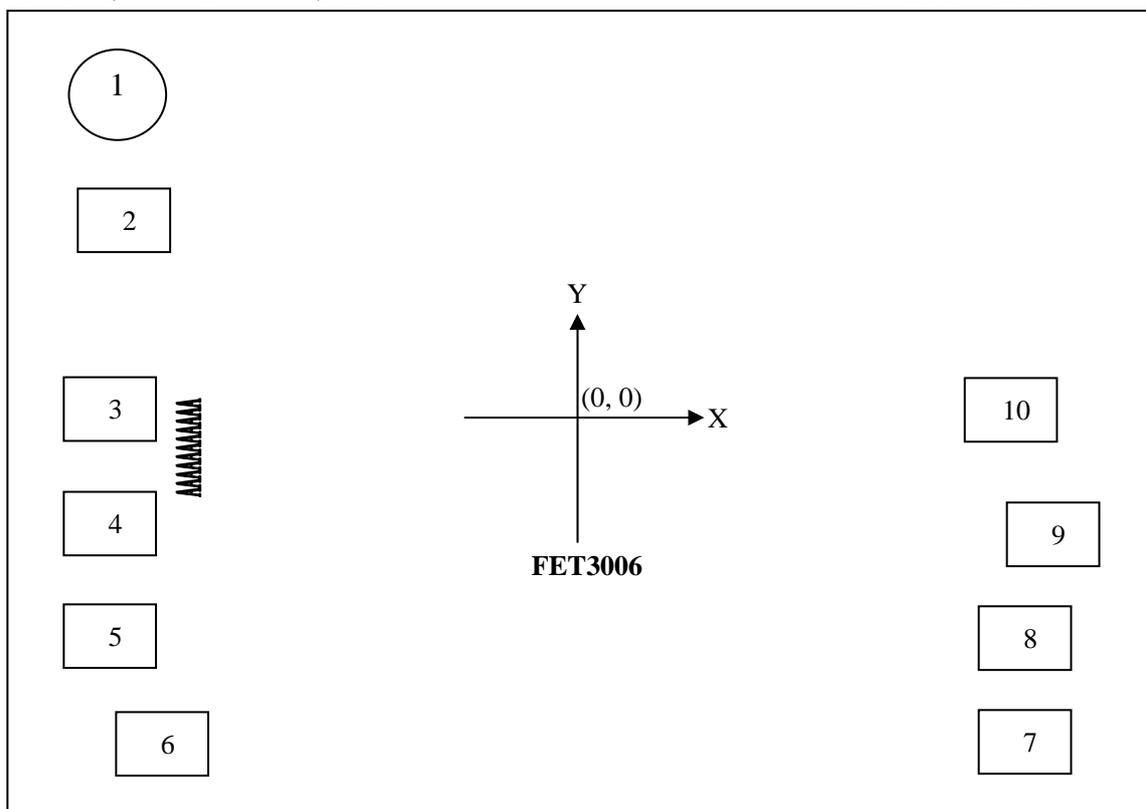
编号	引脚名称	I/O	功能概述
1	VDD	I	正电源。
2	AC	I	50Hz 或 60Hz 采样输入，内建 33K 下拉电阻。
3	OPT	I	温度检测组件选择：“1”使用普通二极管；“0”使用热敏电阻。
	GND	O	电源地。
	DIS_OPEN	I	温度检测组件开路功能选择：“1”有此功能；“0”无此功能。
4	LEVEL	I	电压采样输入，内建 33K 下拉电阻。
5	NTC	I	温度采样输入。
6	SCR	O	晶闸管驱动输出。
7	KEY	I	按键采样输入。
8	LED	O	发光二极管驱动输出。

打线图

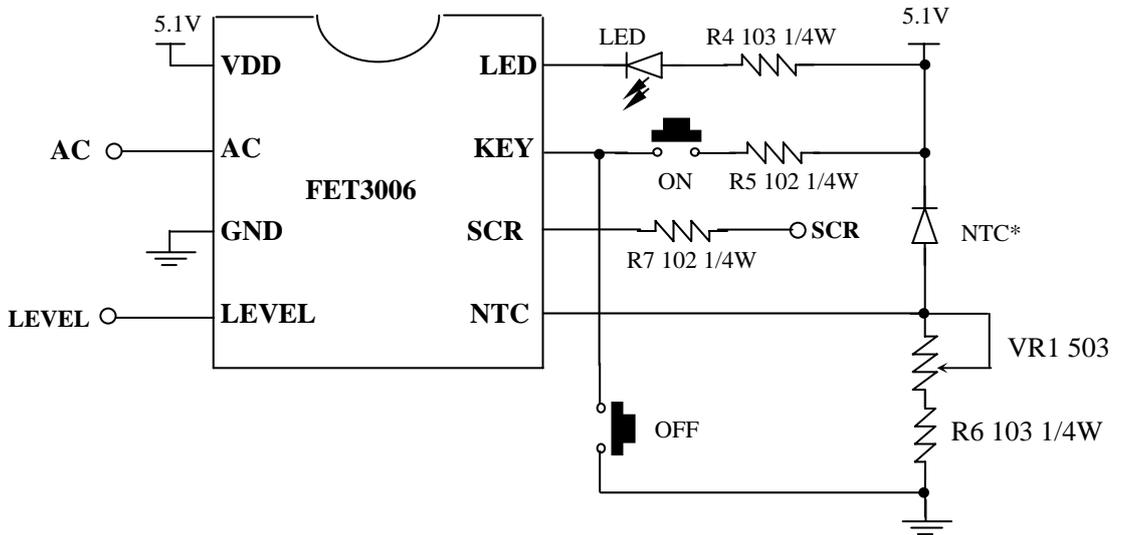
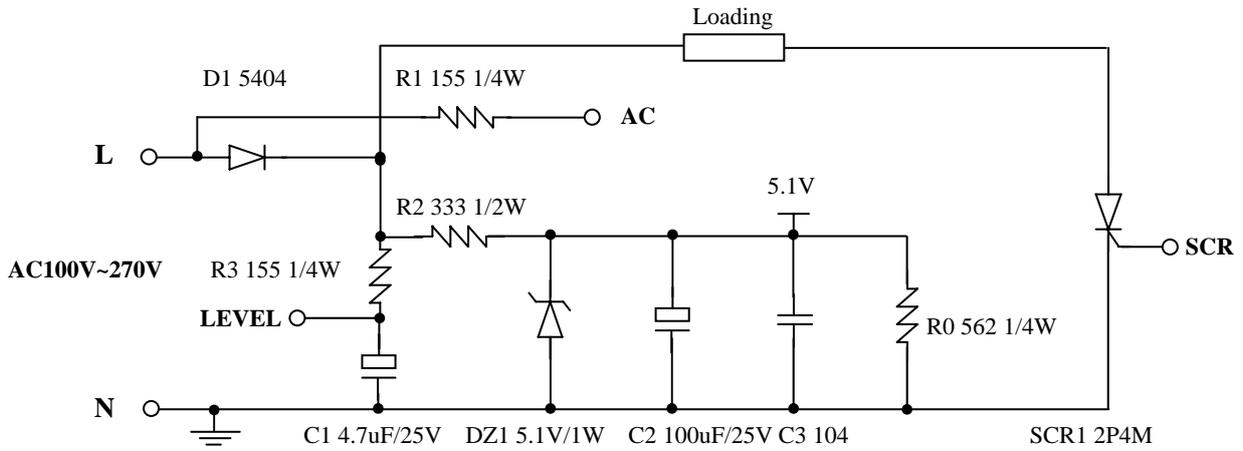
编号	Pad 名称	X	Y	编号	Pad 名称	X	Y
1	VDD	-546.00	469.15	6	LEVEL	-518.75	-601.20
2	AC	-544.75	118.85	7	NTC	518.75	-601.20
3	OPT	-572.50	-165.20	8	SCR	518.75	-428.95
4	GND	-572.50	-310.70	9	KEY	572.50	-267.95
5	DIS-OPEN	-572.50	-456.20	10	LED	507.70	-102.20

尺寸：(L=1870, W=2040) 微米

注明：衬底必须接 VDD



应用线路 1 (纯电阻降压)



备注:

- 1, 此应用线路之优点: 线路简单, 成本低。
- 2, 此应用线路之缺点: 静态时也需消耗能量, R2 及线路板有微热。

最大绝对值

项目	符号	数值	单位
电源电压	V_{DD}	0 ~ 6.8	V
输入/输出电压	V_I / V_O	GND-0.3 ~ VDD+0.3	V
工作温度	T_{DD}	-20 ~ 100	°C
存储温度	T_{ST}	-20 ~ 125	°C

电气参数

参数	符号	条件	最小值	典型值	最大值	单位
工作电压	V_{DD}		3.3	5.1	5.1	V
工作电流	I_{DD}				1	mA
系统频率	F_{OSC}		50		60	Hz
SCR 驱动电流	$I_{DRIVING_SCR}$		0		5	mA
LED 灌入电流	$I_{SINKING_LED}$		0	5	8	mA

大陆地区技术及商务支持:

技术支持热线:**0755-61590091**
0755-61590092

销售热线:杨和亮 **13510134672**